

This document has been downloaded from:



The largest resource for amusement machines
documentation on the world wide web!

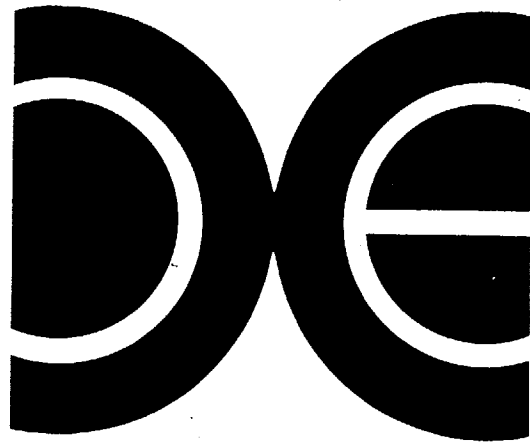


FLIPPERSPILL.COM


401

KARATE CHAMP™

PLAYER vs PLAYER



INSTALLATION INSTRUCTIONS

 **DATA EAST USA, INC.**
470 Gianni Street, Santa Clara CA 95050
Telephone (408) 727-4490
Toll Free (800) 538-5129
Telex 172163 DATA EAST SNTA

WARNING

This equipment generates and uses radio frequency energy and if not installed and used properly, i.e., in strict accordance with the instructions manual, may cause harmful interference to radio communications. It has been tested and found to comply with the limits for a Class A computing device pursuant to Subpart J of Part 15 of FCC Rules, which are designed to provide reasonable protection against such interference when operated in a commercial environment.

Operation of this equipment in a residential area is likely to cause interference in which case the user at his own expense will be required to take whatever measures may be required to correct the interference.

CAUTION

EMI Shield must be securely installed in order to protect against undesirable radio interference.

K A R A T E C H A M P tm

Player Vs Player

TABLE OF CONTENTS

<u>PAGE</u>	
1	Game Instructions
2	Joystick movements
3	Option Switch Settings
4	Major cabinet component locations
5	Power Supply Requirements Operating Environment Raster Scan Monitor Requirements
6	Main Harness PCB Terminations
7	Coin Counter Circuit
8	Sanken SWS 60 B Power Supply
9	KAGA KGD23S MK II Power Supply
12	Power Supply Circuit - Wells Gardner monitor games
13	Power Supply Circuit - NANA0 or SANWA monitor games
14	Schematic diagram - Wells Gardner monitor
15	Schematic diagram - NANA0 monitor
16	Schematic diagram - Sanwa Monitor
18+	Schematic Package - NO1-80 PCB (12 Pages) Schematic Package - NRI-80 PCB (11 Pages)

NOTE:

Schematic diagram for ASAHI model 6352 power supply was not available for inclusion in this manual at press time. Refer any problems to the DATA EAST Service department.

Karate Champ

Game instructions

1. Training

- Use this session to learn and to practice the various moves. You can enter directly into game play by pressing either 1 or 2 player start button.
- Left Joystick controls player's direction of movement
- Right joystick controls player's choice of attack
- Both must be used together to execute the different moves.

2. MATCH











- Maneuver YOUR PLAYER to fight against your opponent.
- Move joysticks to execute the various moves (see move chart)
- First fighter to score 2 points wins match
- Player advances to next level for each match won.

3. BONUS INTERVAL











- After each match, play bonus rounds to score additional points.

KARATE CHAMP
LEVER INSTRUCTIONS

WHITE PLAYER

RIGHT LEVER	LEFT LEVER					
			BACK KICK	FRONT KICK MIDDLE REVERSE PUNCH	ROUND KICK	LOW KICK
	WITHDRAW BLOCK	BACK KICK	BACK KICK	BACK ROUND KICK	UPPER PUNCH	LOW KICK
	FORWARD	CHANGE DIRECTION	BACK KICK	MIDDLE LUNGE PUNCH FRONT KICK	UPPER LUNGE PUNCH ROUND KICK	LOW KICK
	JUMP	JAMPING BACK KICK	JUMPING SIDE KICK	JUMPING SIDE KICK	BACK WARD SOMERSAULT	FORWARD SOMERSAULT
	SQUAT	BACK FOOT SWEEP	FRONT FOOT SWEEP	FRONT FOOT SWEEP	SQUATTING REVERSE LUNGE PUNCH	FRONT FOOT SWEEP

RED PLAYER

RIGHT LEVER	LEFT LEVER					
			BACK KICK	FRONT KICK MIDDLE REVERSE PUNCH	ROUND KICK	LOW KICK
	WITHDRAW BLOCK	BACK KICK	BACK KICK	BACK ROUND KICK	UPPER PUNCH	LOW KICK
	FORWARD	CHANGE DIRECTION	BACK KICK	MIDDLE LUNGE PUNCH FRONT KICK	UPPER LUNGE PUNCH ROUND KICK	LOW KICK
	JUMP	JAMPING BACK KICK	JUMPING SIDE KICK	JUMPING SIDE KICK	BACK WARD SOMERSAULT	FORWARD SOMERSAULT
	SQUAT	BACK FOOT SWEEP	FRONT FOOT SWEEP	FRONT FOOT SWEEP	SQUATTING REVERSE LUNGE PUNCH	FRONT FOOT SWEEP

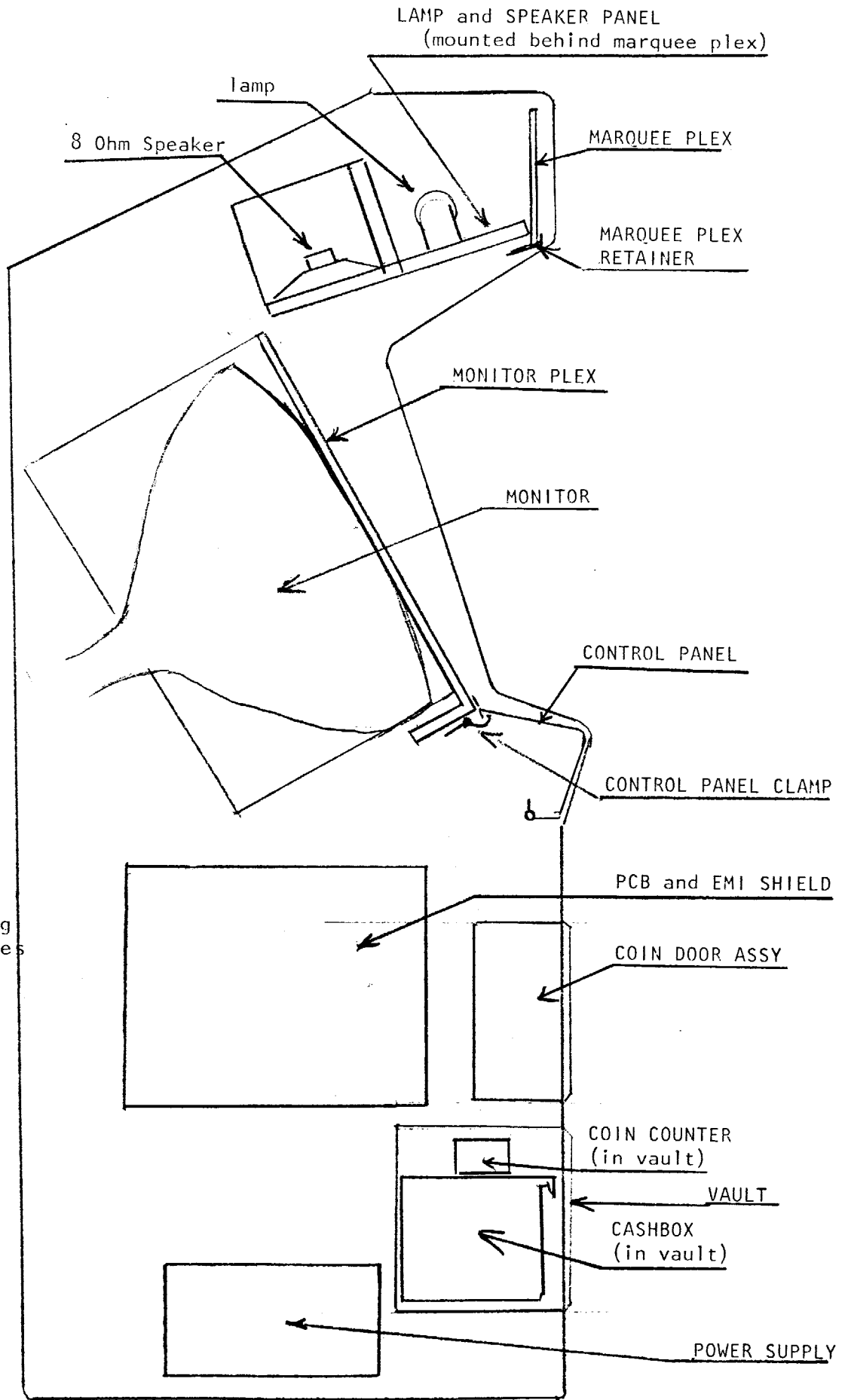
K A R A T E C H A M P

Player Vs Player

OPTION SWITCH SETTINGS

1 2	OFF	ON	OFF	ON	right coin acceptor
	OFF	OFF	ON	ON	
	1 Coin 1 play	1 coin 1 play	2 coin 1 play	3 coin 1 play	
3 4	OFF	ON	OFF	ON	left coin acceptor
	OFF	OFF	ON	ON	
	1 coin 1 play	1 coin 2 play	2 coin 1 play	3 coin 1 play	
5 6	OFF	ON	OFF	ON	DIFFICULTY SETTING
	OFF	OFF	ON	ON	
	EASIEST	HARD	HARDER	HARDEST	
7	OFF		ON		Attract mode sound on?
	NO		YES		
8	OFF		ON		TEST/GAME MODE
	NORMAL		FREE PLAY		

MAJOR CABINET COMPONENT LOCATIONS



Note:
Cabinets may
have minor
variations in
component
placement due
to manufacturing
procedure changes

POWER SUPPLY REQUIREMENTS

+5V	$\pm 2\%$	5A
+12V	$\pm 2\%$	1A
-5V	$\pm 2\%$	0.1A

OPERATING ENVIRONMENT

	Temperature	Humidity
Operation	5~35° C	20~80%
Storage	-15~65° C	10~90%

RASTER SCAN MONITOR SIGNALS

(1) Color Signals R.G.B. Separate

Black 0 - +2V

Image Signal +2.5V - +4V

(2) Synchronize Signal Composite

0 0 - 0.5V

1 +3V - +5V

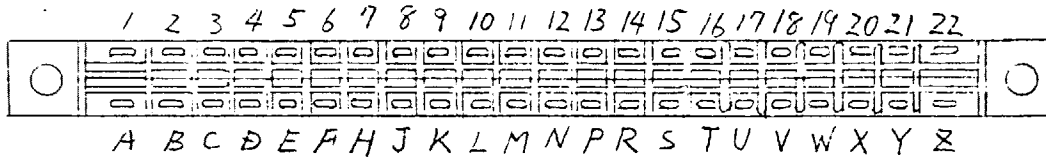
(3) Screen Image Size

Image can be shrunk both horizontally and vertically by 10%.

KARATE CHAMP

Signal Assignment Table

Connector CR7E-44DA-3.96E (HIROSE) Terminal Numbering



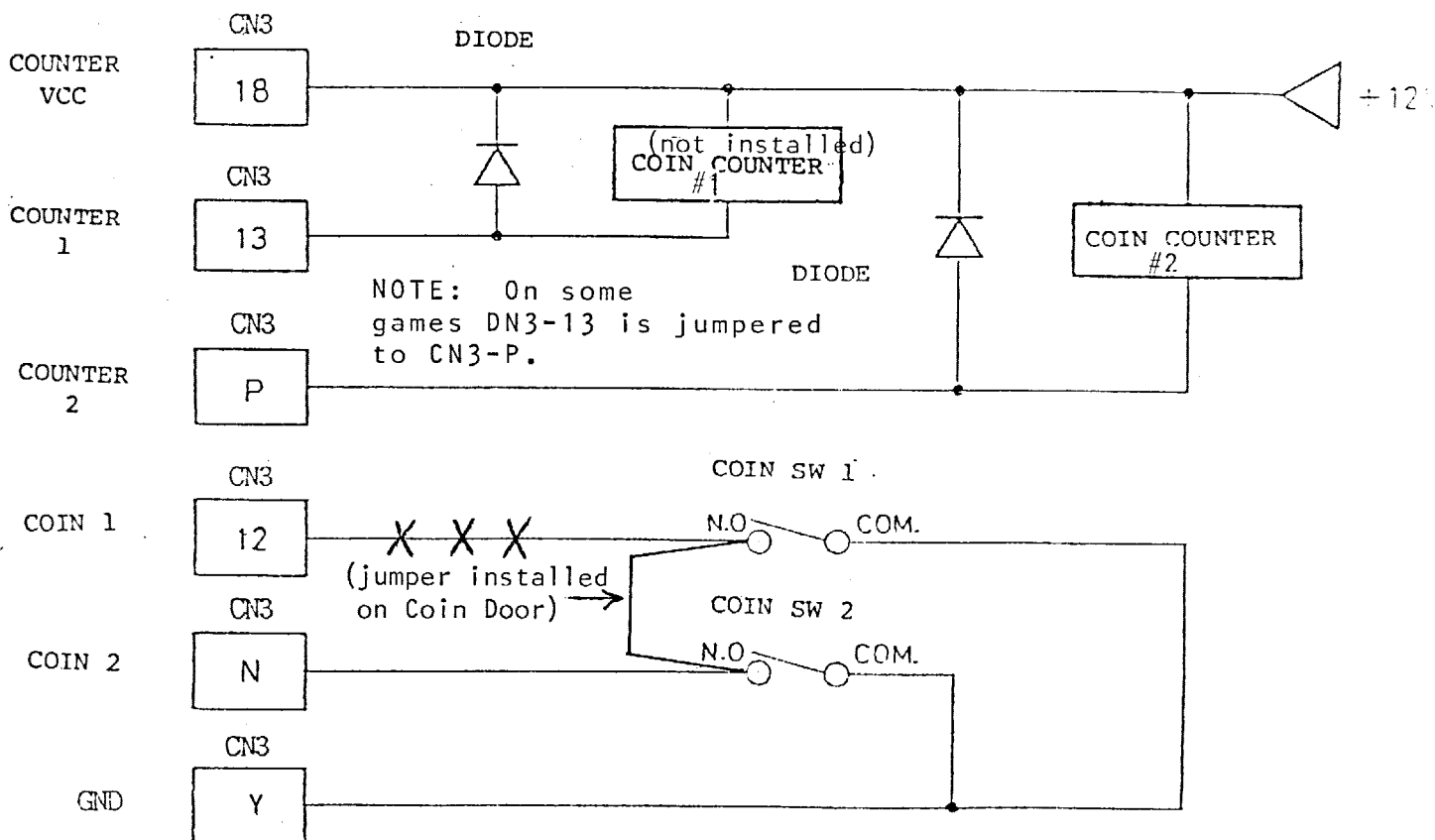
Signal Assignment

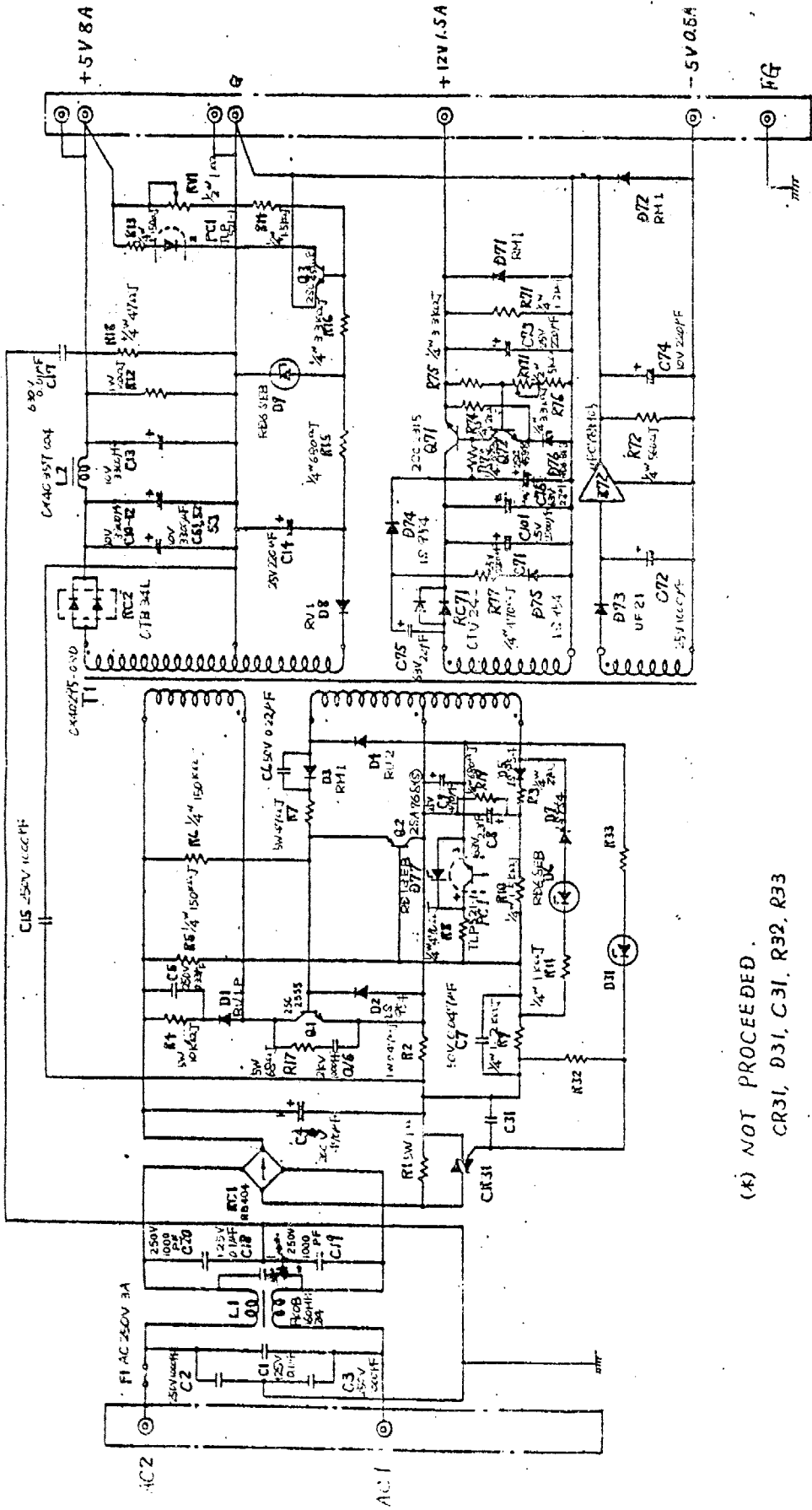
Pin Nos	Signal	Pin Nos	Signal
1	1P Right Down	A	2P Right Down
2	1P Right Up	B	2P Right Up
3	1P Right Left	C	2P Right Left
4	1P Right Right	D	2P Right Right
5	1P Left Down	E	2P Left Down
6	1P Left Up	F	2P Left Up
7	1P Left Left	H	2P Left Left
8	1P Left Right	J	2P Left Right
9		K	
10		L	
11	1P Game Select	M	2P Game Select
12	Coin Switch 1	N	Coin Switch 2
13	Coin Counter 1	P	Coin Counter 2
14	Video B	R	Video G
15	Sync.	S	Video R
16		T	
17	Sound +	U	Sound -
18	+ 12V	V	-5V
19	+ 5V	W	+5V
20	+5V	X	+5V
21	GND	Y	GND
22	GND	Z	GND

PCB DFV-01

COIN COUNTER CIRCUIT

NOTE: Only Coin Counter #2 is installed at factory.

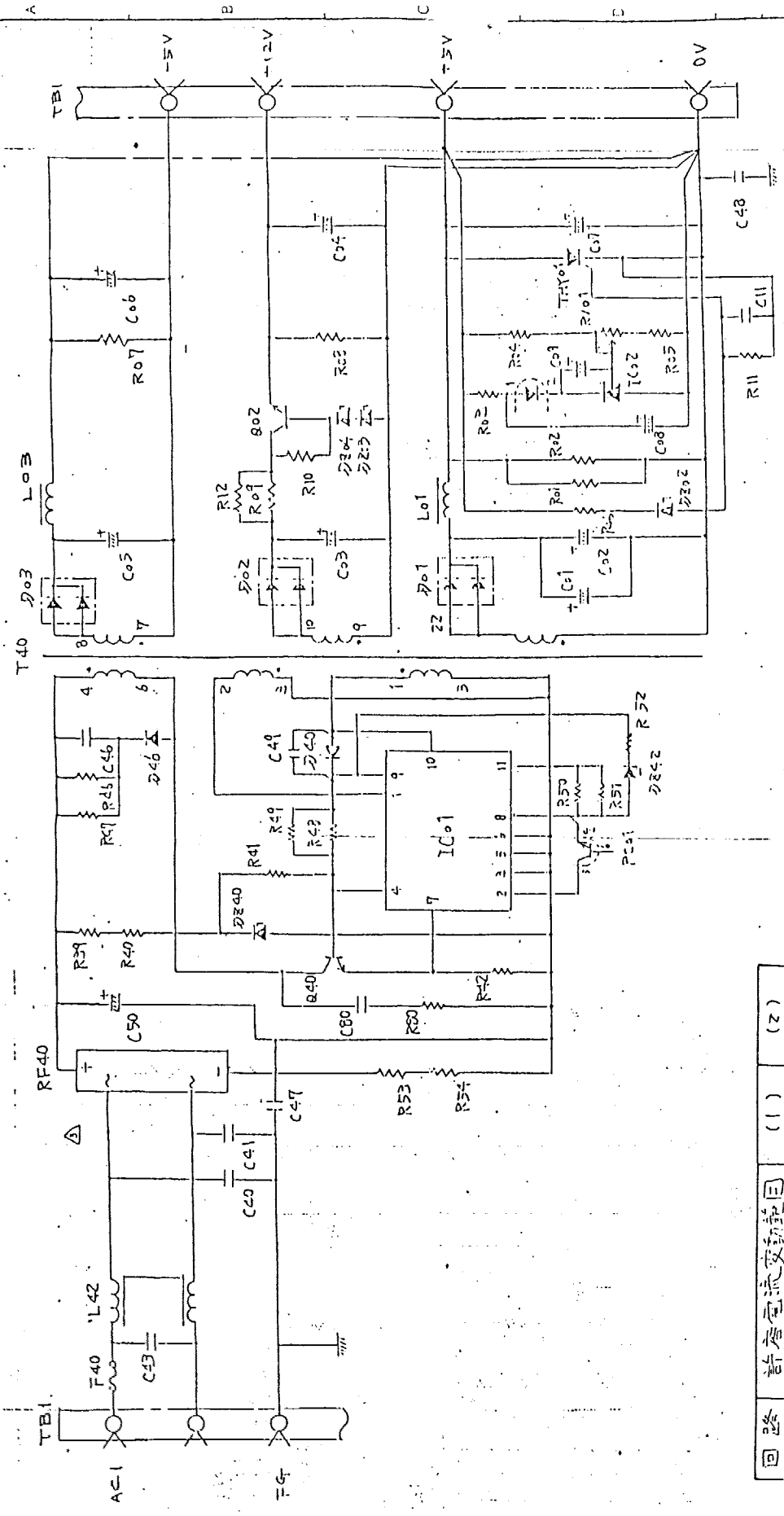




(*) NOT PROCEEDED.
CR31, D31, C31, R32, R33

材質	處理	公差	名稱	公稱	單位	數量	備註
承購	檢閱	檢出	檢出	尺碼	尺碼	尺碼	尺碼
			名稱	SANKEN SWS-60B			
			公稱	SWITCHING REGULATOR			
			單位	個			
			數量	K-10505			
			備註				

第 3 頁法



回路	許容電流変動範囲	(1)	(2)
+5V	1A ~ 7A	7A	6A
+12V	0.2A ~ 1.5A	1.0A	1.5A
-5V	0.2A ~ 0.5A	0.5A	0.5A

但し出力容量は Total 7.50W

C49は実装しない。

： 00 2 SW. REGULATOR KAGA

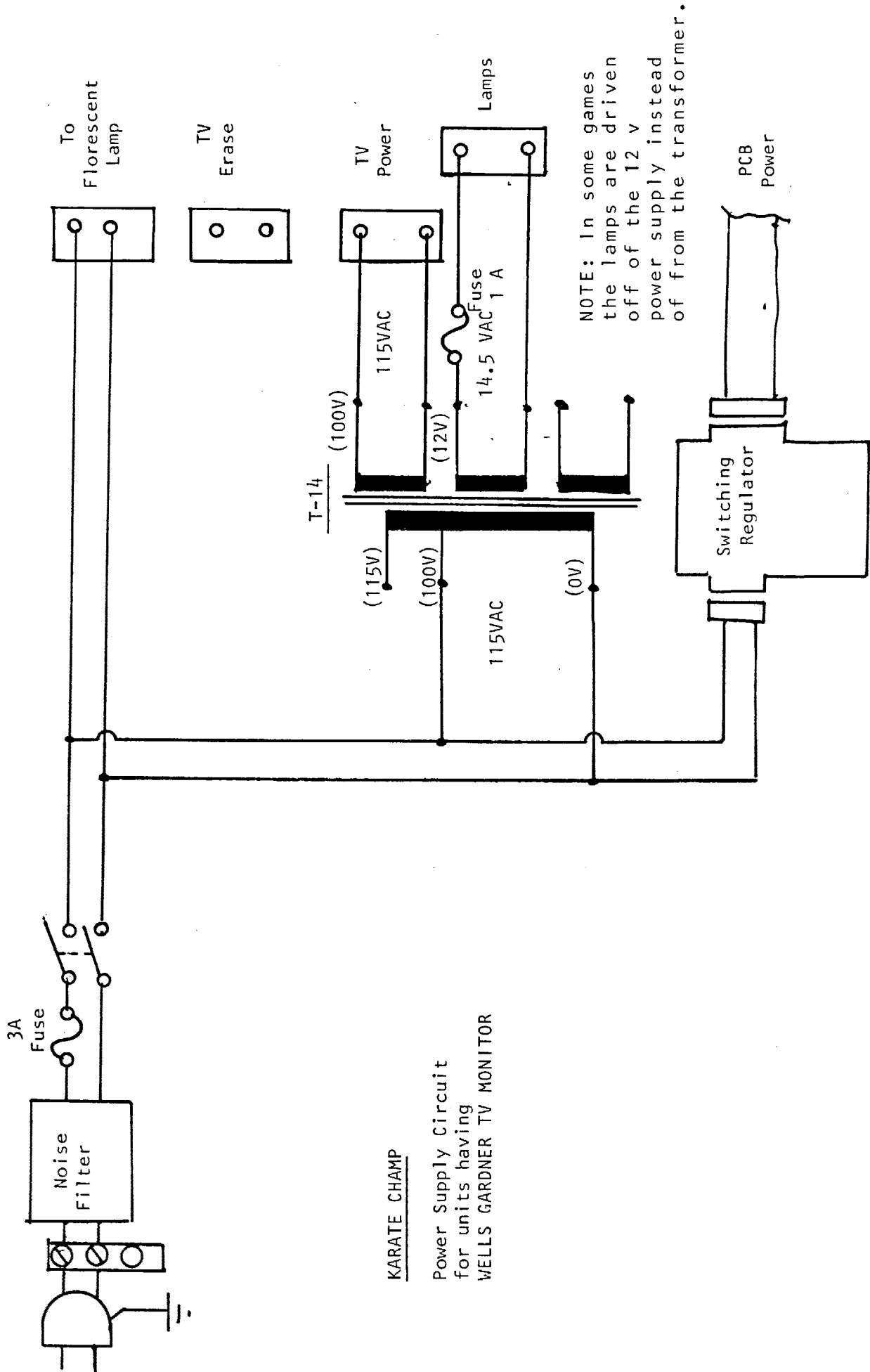
NO.	REV.	DATE	DESCRIPTION	UNIT
1	1	1991.11.14	初版	mm
2	2	1991.11.14	修正	mm
3	3	1991.11.14	修正	mm

APPROVED BY: [Signature] TITLE: 各種
 CRACKED BY: [Signature]
 DATE: 1991.11.14
 UNIT: mm
 SHEET NO. 5
 SHEET TOTAL 5
 DRAWING NO. KGD23S MK II - 302
 目録 (2)
 SHINDENGEN ELECTRIC MFG. CO., LTD.
 新電元工業株式会社

POWER SUPPLY Model KGD23SMK-II
 =====

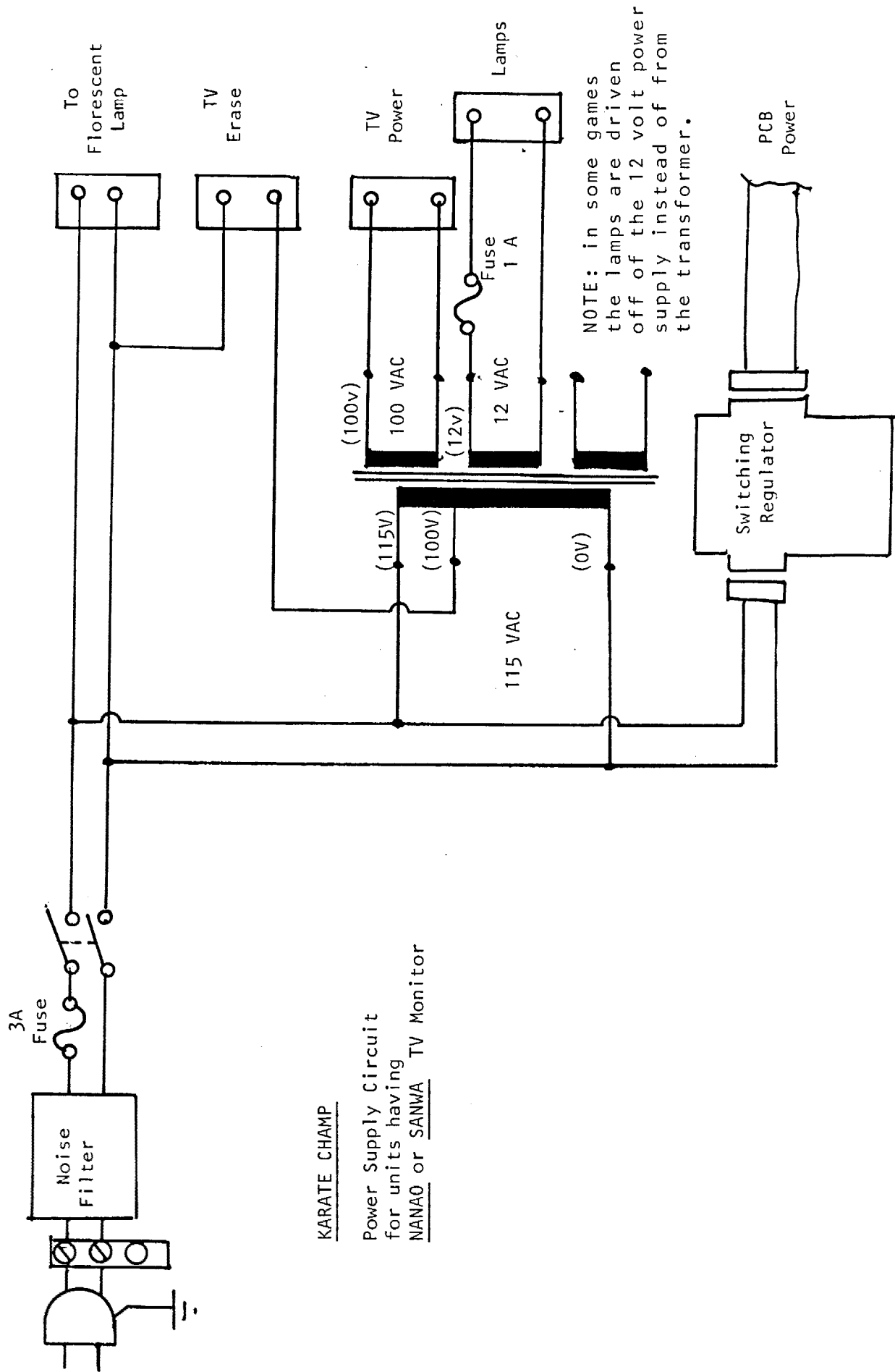
Item	Parts Nos	Description	Specification	Q'ty	Manufacturer
1.	F4o	Fuse	GHS 5	1	Nagasawa
2.	T4o	Transformer		1	Shindengen
3.	L42	Common Mode Choke	UF327S 6o2YIRO	1	TDK
4.	Q4o	Transistor	2SC33o6	1	Toshiba
5.	RF4o	Bridge Rectifier	S3WB 4o	1	Shindengen
6.	D4o	Diode	V19C	1	Hitachi
7.	D46	Diode	V19G	1	Hitachi
8.	DZ4o	Zener Diode	HZ16-1	1	Hitachi
9.	ICo1	HB IC	RHDol-2	1	Nichi-con
1o.	PCo1	Photo Coupler	PS 2o18	1	Nichiden(NEC)
11.	C4o, 41	Seramic Capacitor	DE7o9oB 1o2KVA1 125V 1,ooopf	2	Murata
12.	C47	Seramic Capacitor	- ditto -	1	Murata
13.	C8o	Seramic Capacitor	DEo7o7B 681K 2KV DC 68op	1	Murata
14.	C42	Film Capacitor			
15	C43	Film Capacitor	QXM2G 1o4KT 4ooV o.1pf	1	Nichi-con
16.	C46	Film Capacitor	ECQ-E2 1o4KS 2ooV o.1pf	1	Matsushita
17.	C48	Film Capacitor	ECQ-E6 473KZ 4ooV o.o47pf	1	Matsushita
18.	C5o	Electrode Capacitor	LJA2D471 THSCBV 2ooV 47opf	1	Nichi-con
19.	R37, 4o	Resistor	ERG-1SJ 393H	2	Matsushita
2o.	R47, 46	Resistor	ERG-2SJ 223H	2	Matsushita
21.	R48, 49	Resistor	ERG-3SJ 56oH	2	Matsushita
22.	R8o	Resistor	ERG-2SJ 33oH	1	Matsushita
23.	R42	Metal Plate Resistor	MPC 7o o.22 ohm	1	Fukushima Futaba
24.	R53, 54	Coil Resistor	MNS o5N 1ROJ	2	Micron
25.	R41	Carbon Resistor	1/4W 1oK ohm	1	
26.	R5o	Carbon Resistor	1/4W 68o ohm	1	
27.	R51	Carbon Resistor	1/4W 12K ohm	1	
28.	R52	Carbon Resistor			

Item	Parts Nos	Description	Specification	Q'ty	Manufacturer
29.	Lo1	Choke	RD1113A 3J 3uH 1oA	1	Hokkoh
3o.	Lo3	Choke	RD81oA 3F 3uH 5A	1	Hokkoh
3a.	Qo2	Transistor	2SD1o22 or 2SD13o8	1	Shindengen
32.	Do1	Diode	ESAC 83-oo4	1	Fuji Denki
33.	Do2	Diode	5CH2M or ESAC25-o2o	1	Fuji Denki or NEC
34.	Do3	Diode	- ditto -	1	Fuji Denki
35.	DZo2	Zener Diode	HZ 6B-2	1	Hitachi
36.	DZo3	Zener Diode	HZ 12B-1L	1	Hitachi
37	THYo1	Thyristor	5P1M or SF5B41	1	NEC or Toshiba
38.	ICo2	I.C.	TL431 CLP	1	T.I.
39.	Co1, o2	Capacitor	SXA 16VB 22oo	2	Nichi-Chemi
4o.	Co3, o5	Capacitor	CEUSM 1V 47a 35V 47oµf	2	Nichi-con
41	Co4	Capacitor	CEUSM 1E 331 25V 33oµf	1	Nichi-con
42.	Co7, o6	Capacitor	CEUSM 1E 331 25V 33oµf	2	Nichi-con
43.	Co8	Capacitor	CEUSM 1H o1o	1	Nichi-con 5oV 1µf
44.	Co9	Capacitor	CEUSM 1V 4R7 35V 4.7µf	1	Nichi-con
45.	G11	Film Capacitor	TDY1H/2A 1o4K 5oV o.1µf	1	Nichi-con
46.	Ro1, 13	Resistor	ERG 3SJ 68oH	2	Matsushita 3W 68Ω
47.	Ro8	Resistor	ERG3SJ 271H	1	Matsushita 3W 27oΩ
48.	Ro9	Resistor	ERG 2SJ R68 2W o.68 ohm	1	Matsushita
49.	R1o	Resistor	ERG 1SJ 271 1W 27o ohm	1	Matsushita
5o.	RVo1	Volume	EVM38GA ooB52 5oo ohm.	1	Matsushita
51.	Ro3	Carbon Resistor	1/4W 68 ohm	1	
52.	Ro4, 11	Carbon Resistor	1/4W 56o ohm	2	
53.	Ro5	Carbon Resistor	1/4W 39o ohm	1	
54.	Ro6	Carbon Resistor	1/4W 15 ohm	1	
55.	Ro2				
56.		P.C. Board		1	
57.	TB1	Terminal Strip		1	
58.		Terminals	Faston	7	



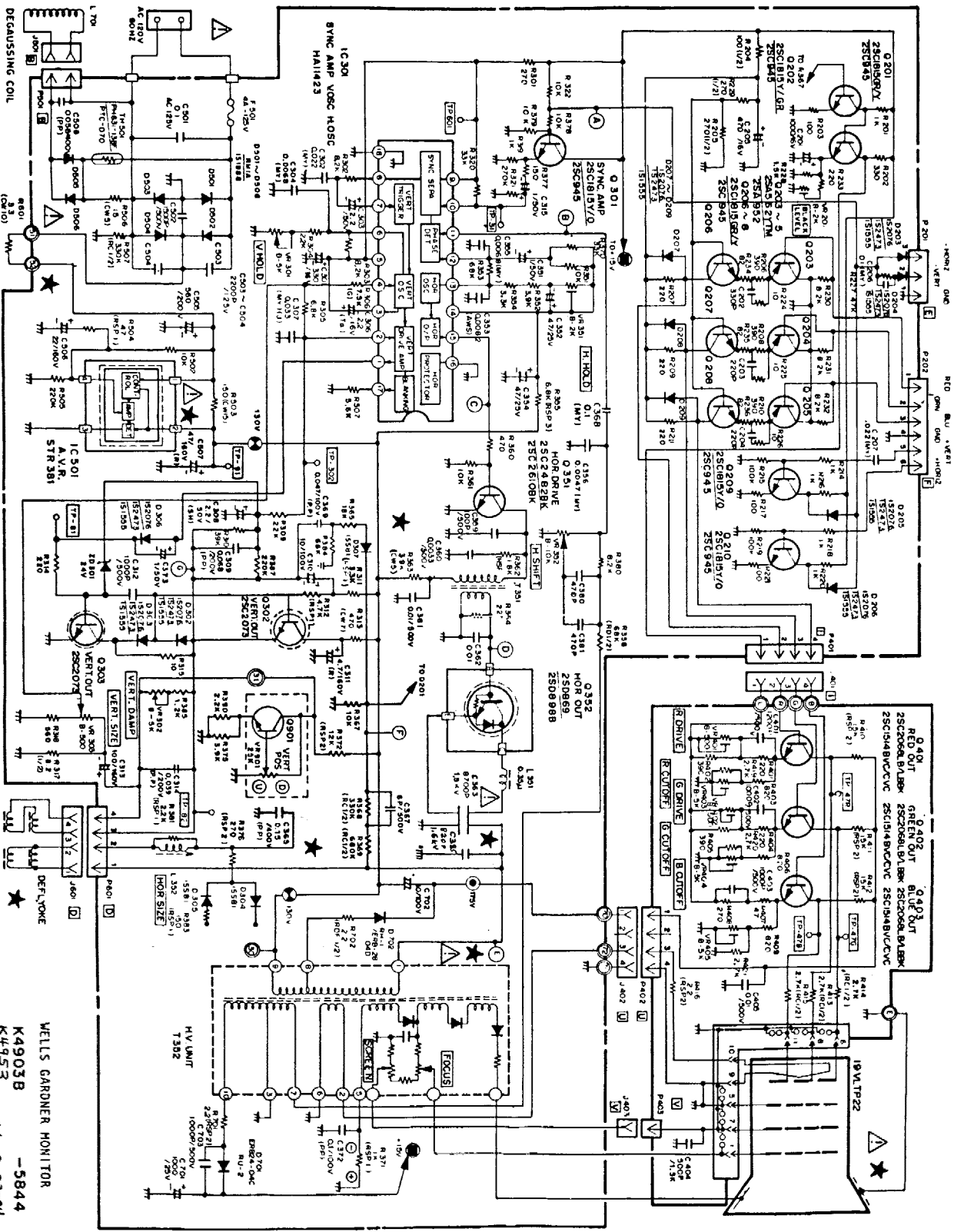
KARATE CHAMP

Power Supply Circuit
for units having
WELLS GARDNER TV MONITOR

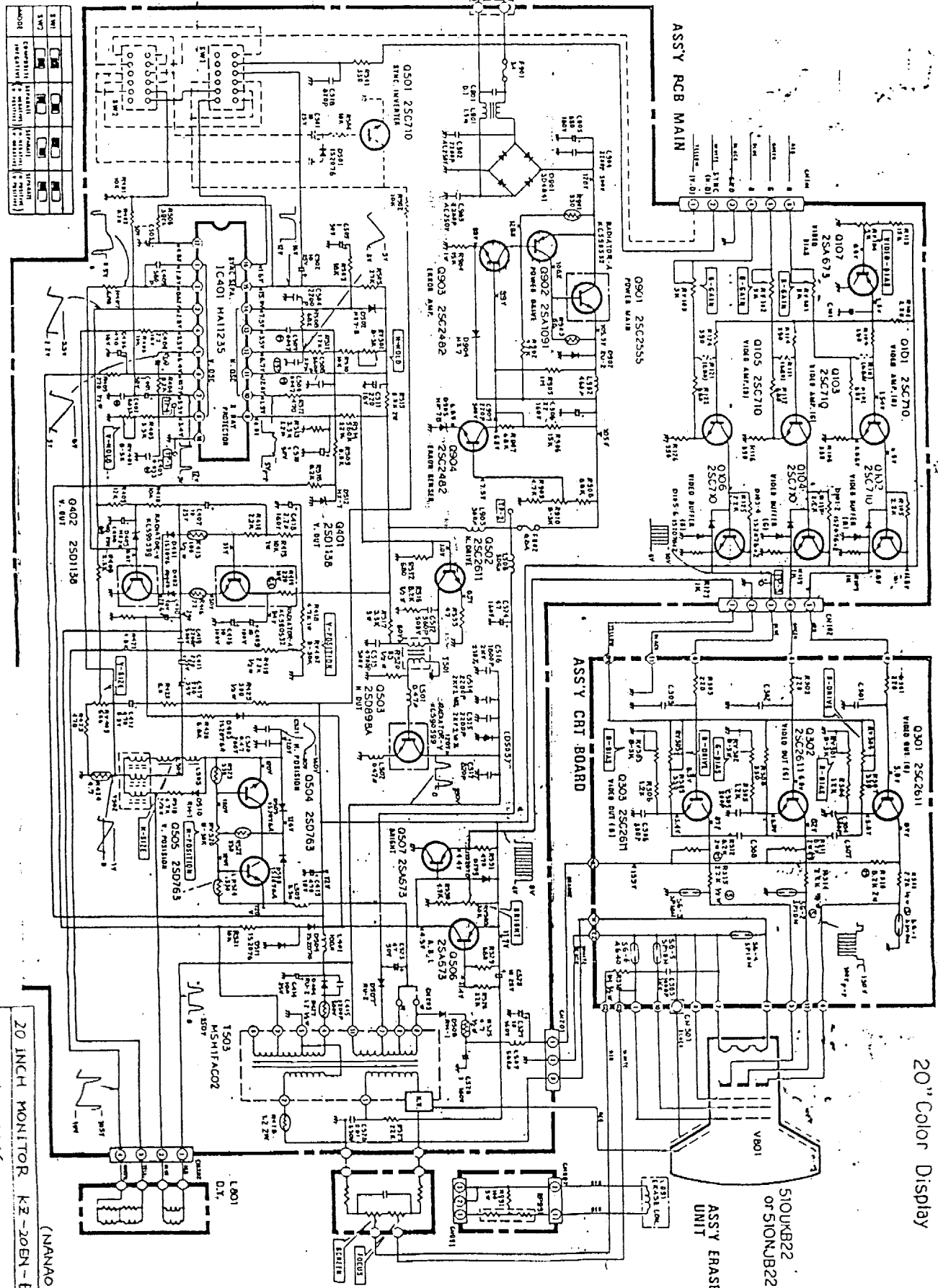


KARATE CHAMP
 Power Supply Circuit
 for units having
 NANAQ or SANWA TV Monitor

19" COLOR GAME MONITOR SCHEMATIC DIAGRAM



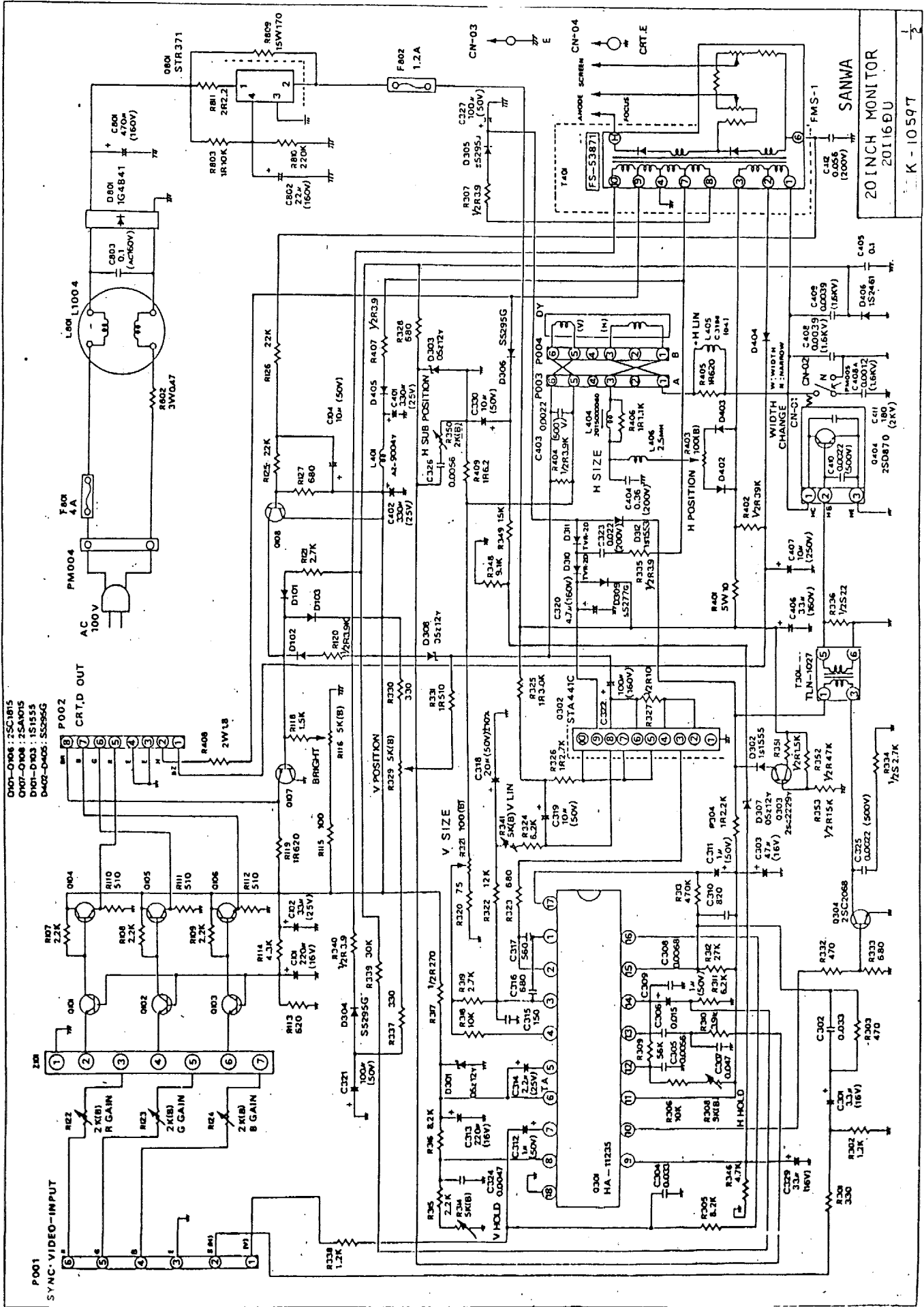
WELLS GARDNER MONITOR
K4903B
K4453
-5844
M.L. 2-3-84



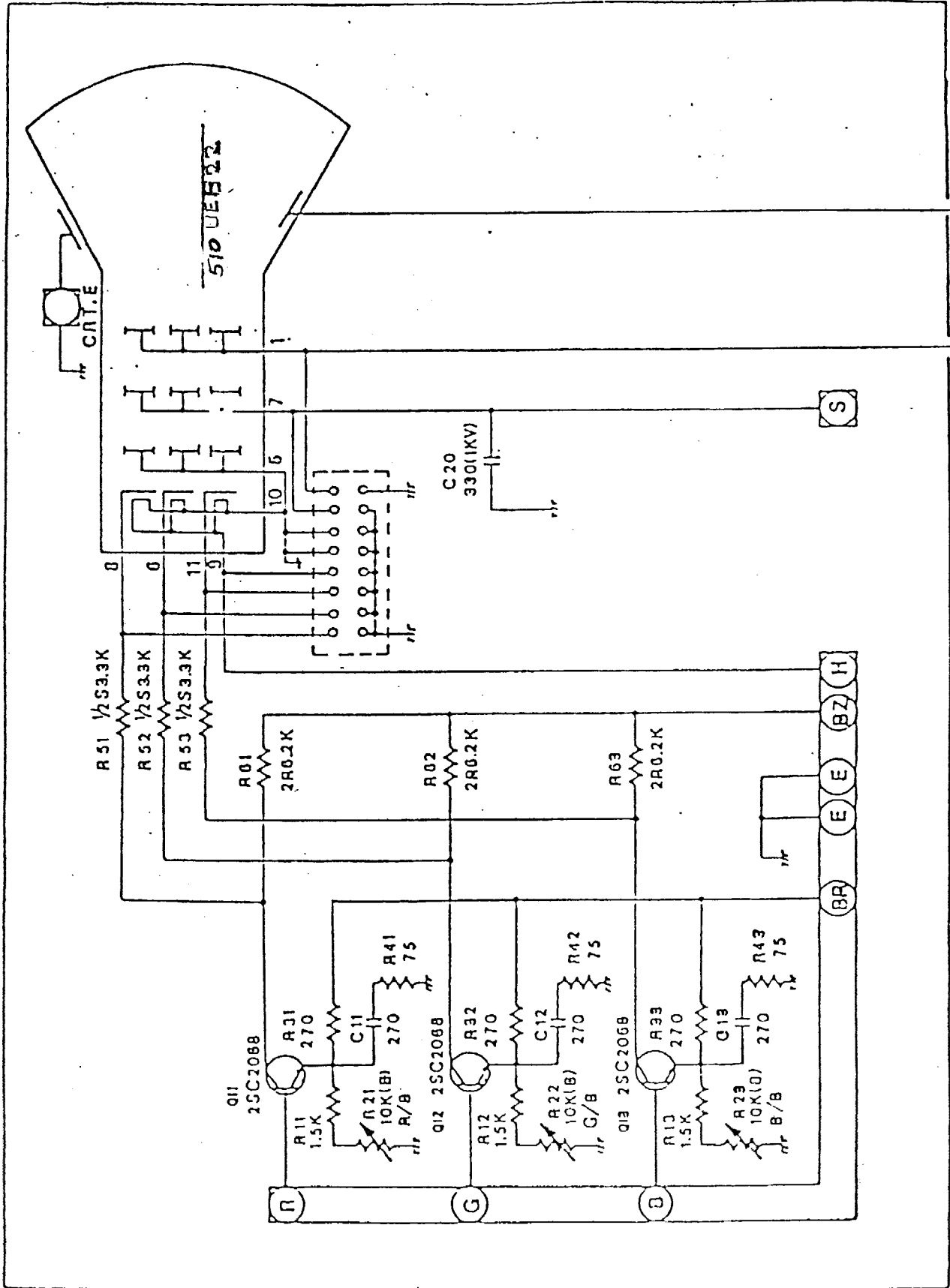
20 INCH MONITOR KE-20EN-D
(NANAO)

K-10364

1/27/70 2:17 PM



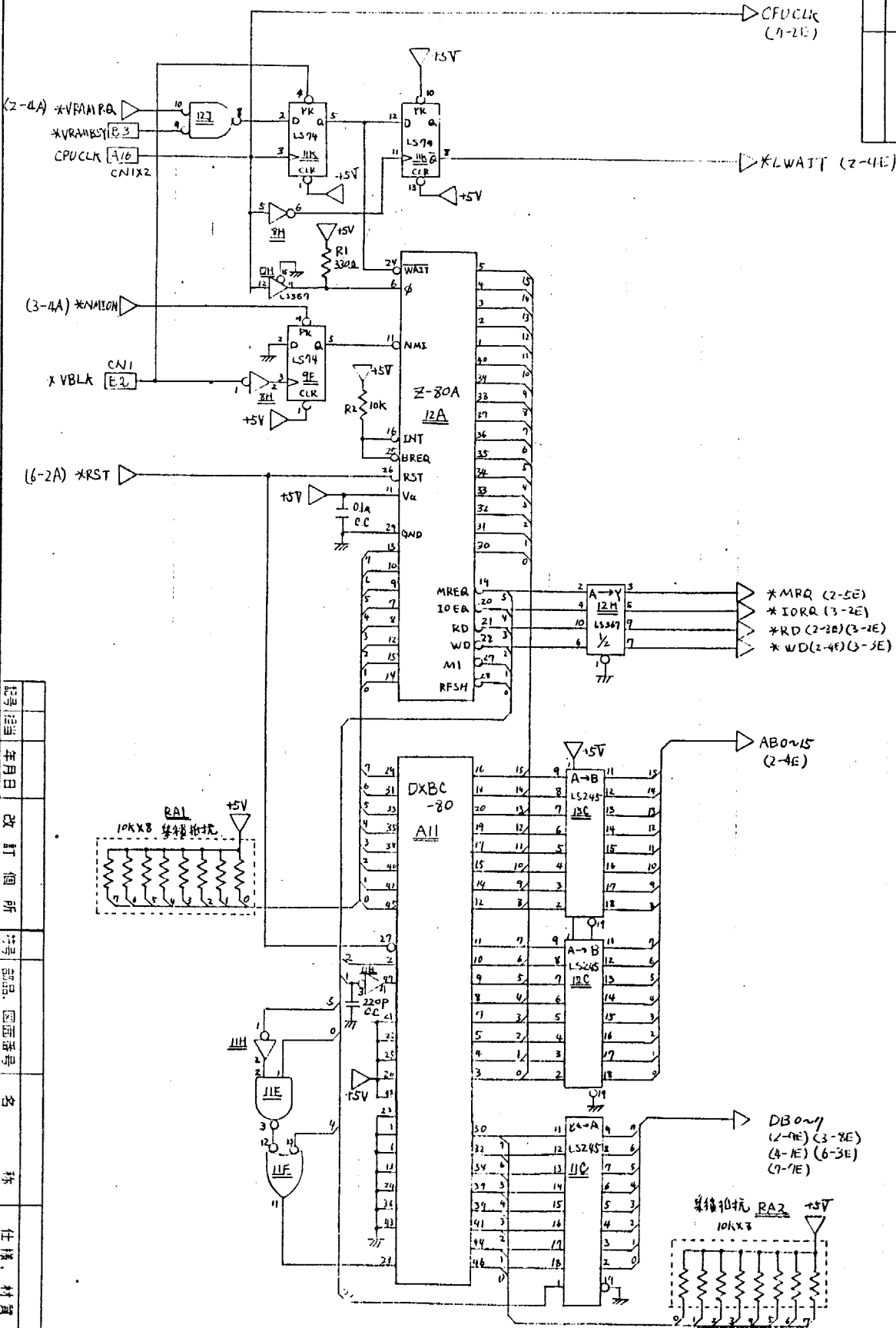
20 INCH MONITOR
20I16DU
K-1059T



CRT.D W/B (PC1002)

SANWA

回路番号 仕様名称



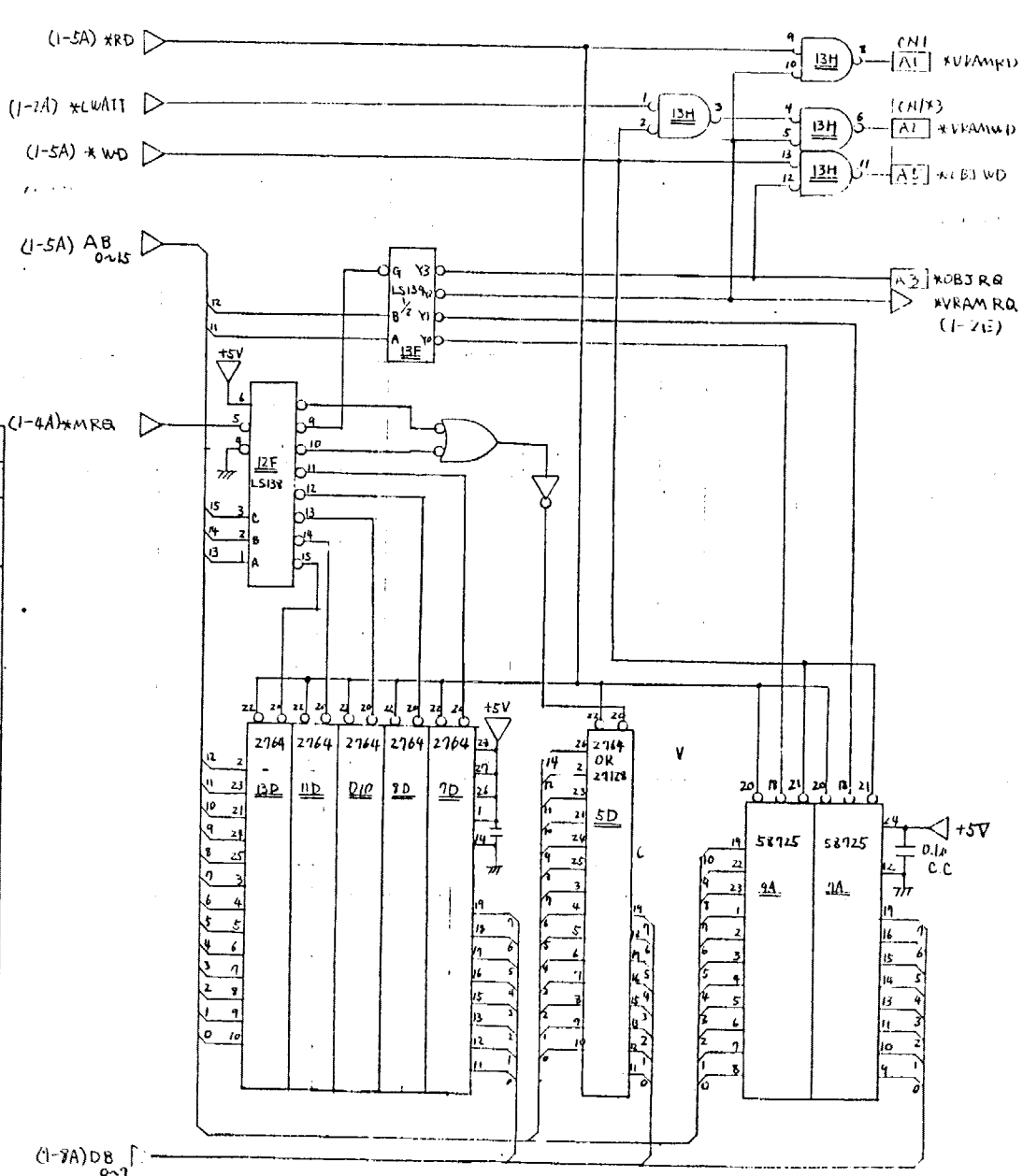
記事

第3角法

記号	年月日	改訂箇所	部品	図面番号	名称	仕様	材質
					N01-80 3-29		
材料							
記号	年月日	改訂箇所	部品	図面番号	名称	仕様	材質
材料							
記号	年月日	改訂箇所	部品	図面番号	名称	仕様	材質
材料							
記号	年月日	改訂箇所	部品	図面番号	名称	仕様	材質
材料							
記号	年月日	改訂箇所	部品	図面番号	名称	仕様	材質
材料							

富士通株式会社

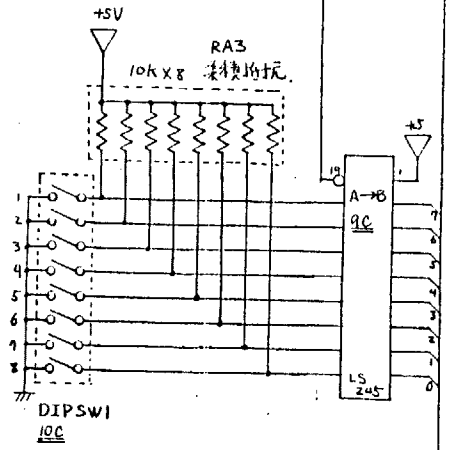
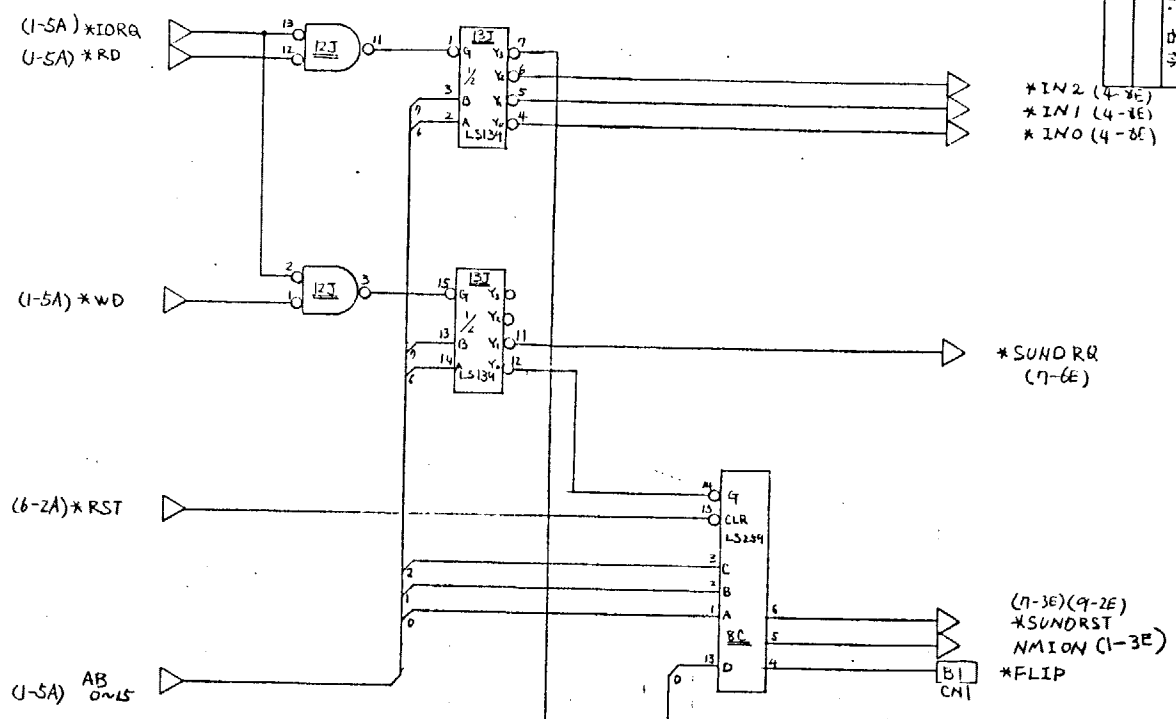
管理番号	仕様名称



記事	記号	年月日	改訂個所	訂号	部品	図面番号	名称	仕様	材質	頁
材料										
組立										
公差										
公差										
公差										
公差										
公差										
公差										
公差										
公差										
公差										
公差										
公差										
公差										
公差										

Schematic Set
NOI - 80 PCB
Page 2 of 12

関連番号	仕様、名称



記事

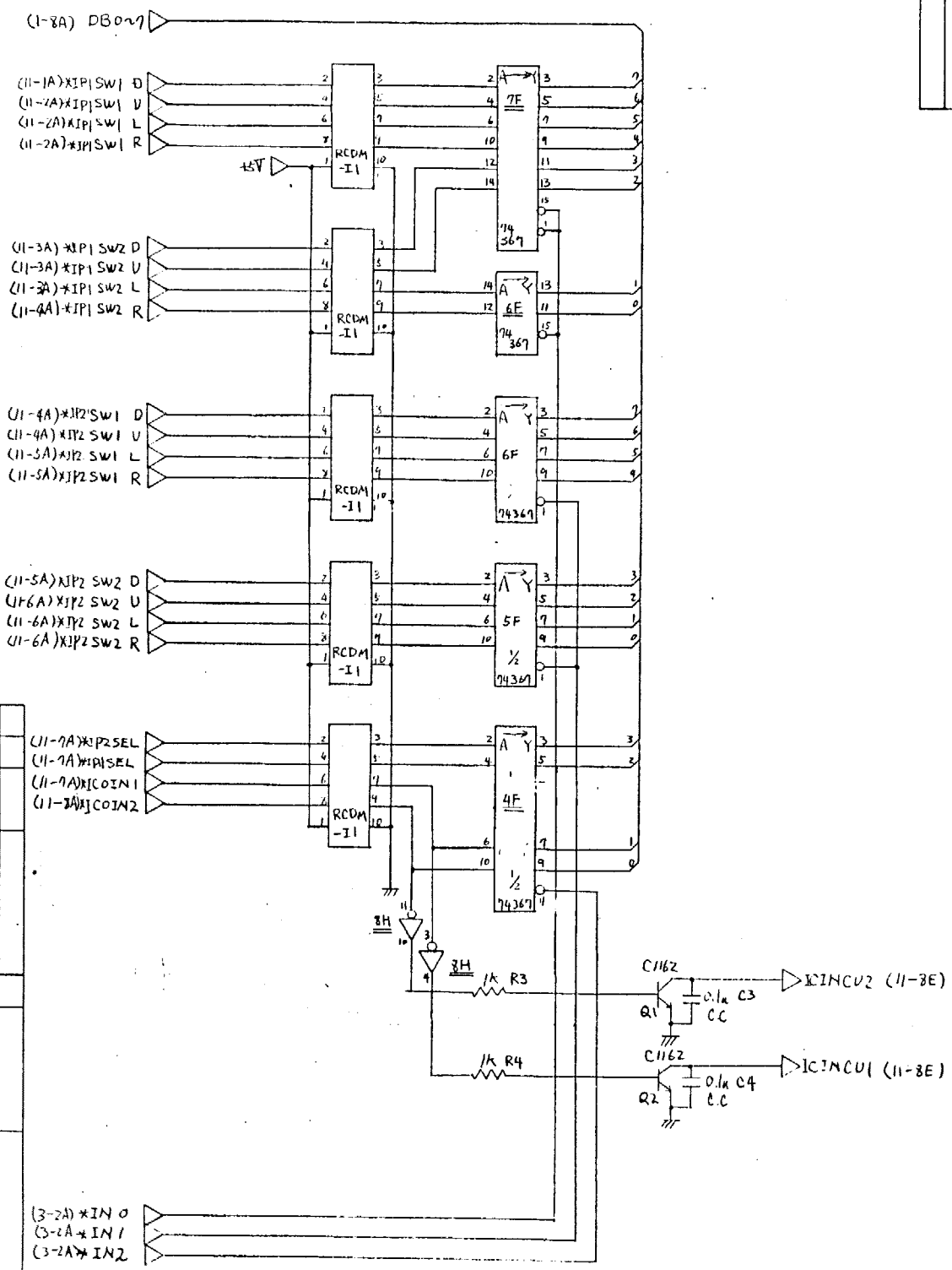
記号	年月日	改訂個所	番号	部品、図面番号	名称	仕様、材質
材料		処理				

承認	検出	担当	車立	面冊	因番
59.7.31		山川			
59.7.31		59.7.28			
NOI-80	1978.10	K-10305			

第3角法

富士通株式会社

回路番号	仕様、名称
------	-------



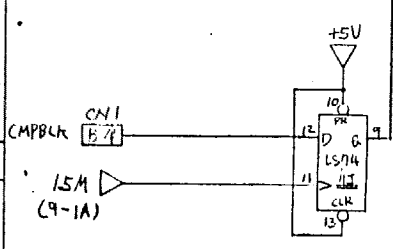
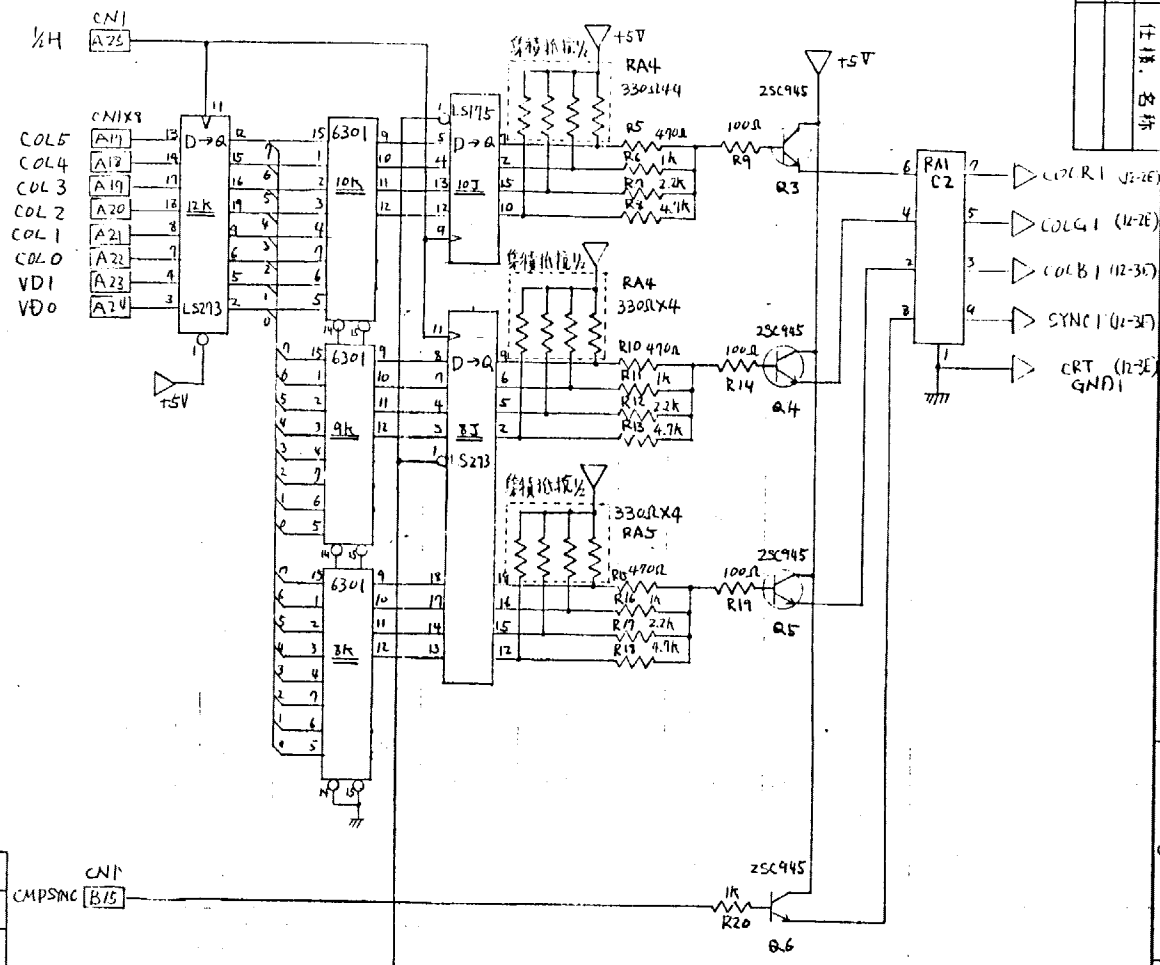
第3角法

材料	記号	品名	仕様、名称
11-7A	XIP2SEL	(11-7A) XIP2SEL	
11-7A	XIP1SEL	(11-7A) XIP1SEL	
11-7A	COIN1	(11-7A) COIN1	
11-7A	COIN2	(11-7A) COIN2	
3-2A	XIN0	(3-2A) XIN0	
3-2A	XIN1	(3-2A) XIN1	
3-2A	XIN2	(3-2A) XIN2	

名称	N01-30 図12
図番	K-10105

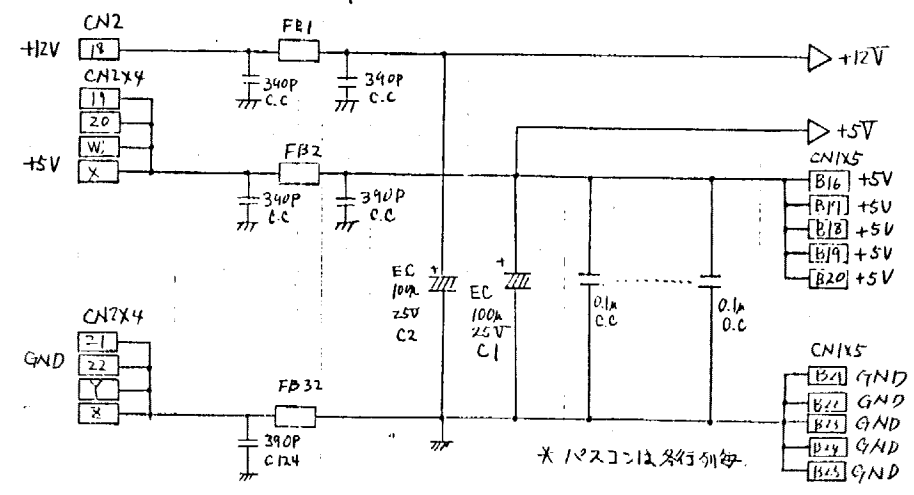
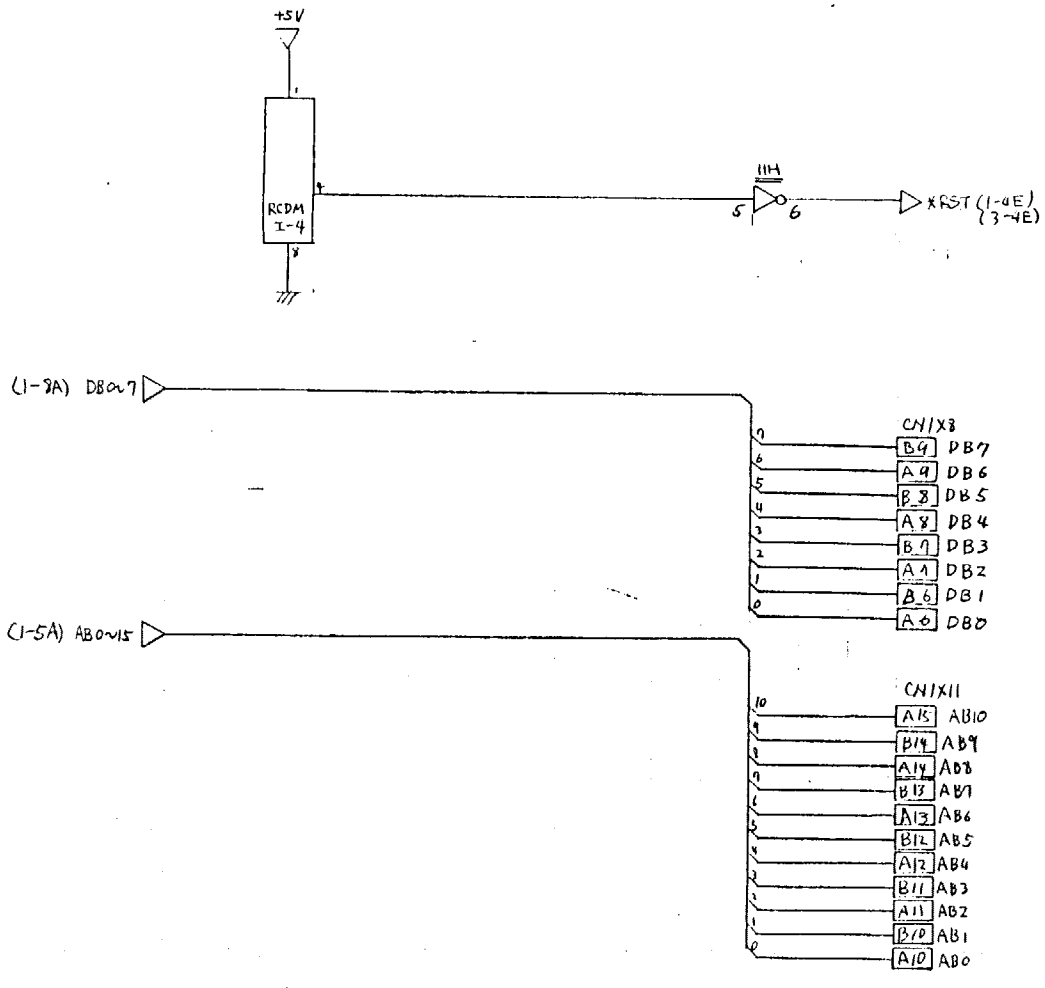
ニチコン株式会社

記 事



材料	起号/担当	年月日	改 訂 個 所	部 品 图 面 番 号	名 称	仕 様 材 質	手 号
58731	田 川	1973.11.23	田 川	NOI-80 回路図	K-10805		5/12
58731	田 川	1973.11.23	田 川	NOI-80 回路図	K-10805		5/12

関連番号	
仕様名称	



Schematic Set
NO1-80 PCB
Page 6 of 12

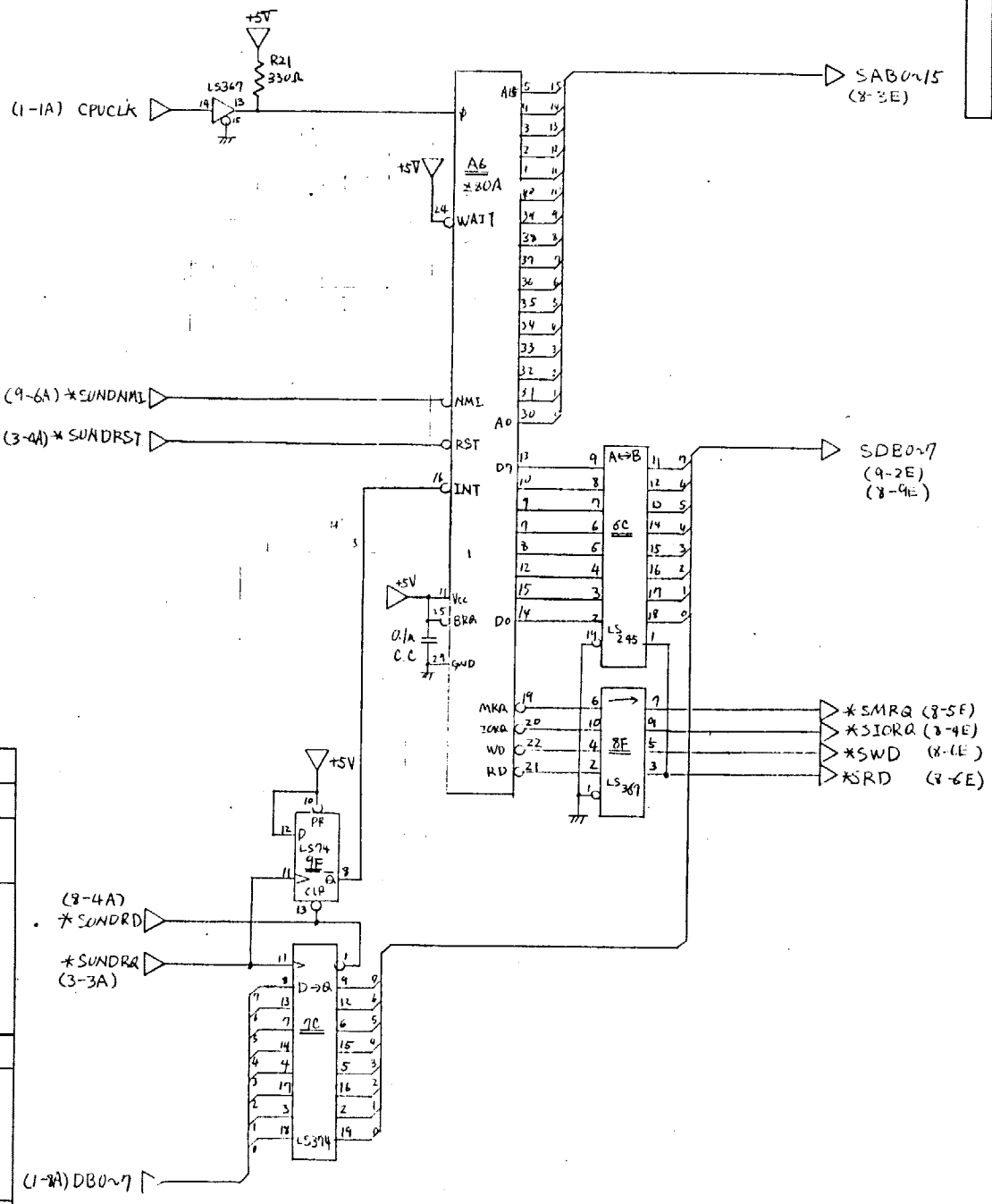
記事

材料	品番	仕向	年月日	改訂	個所	品名	部品	図番	名称
1									
2									
3									
4									
5									
6									

第3角法

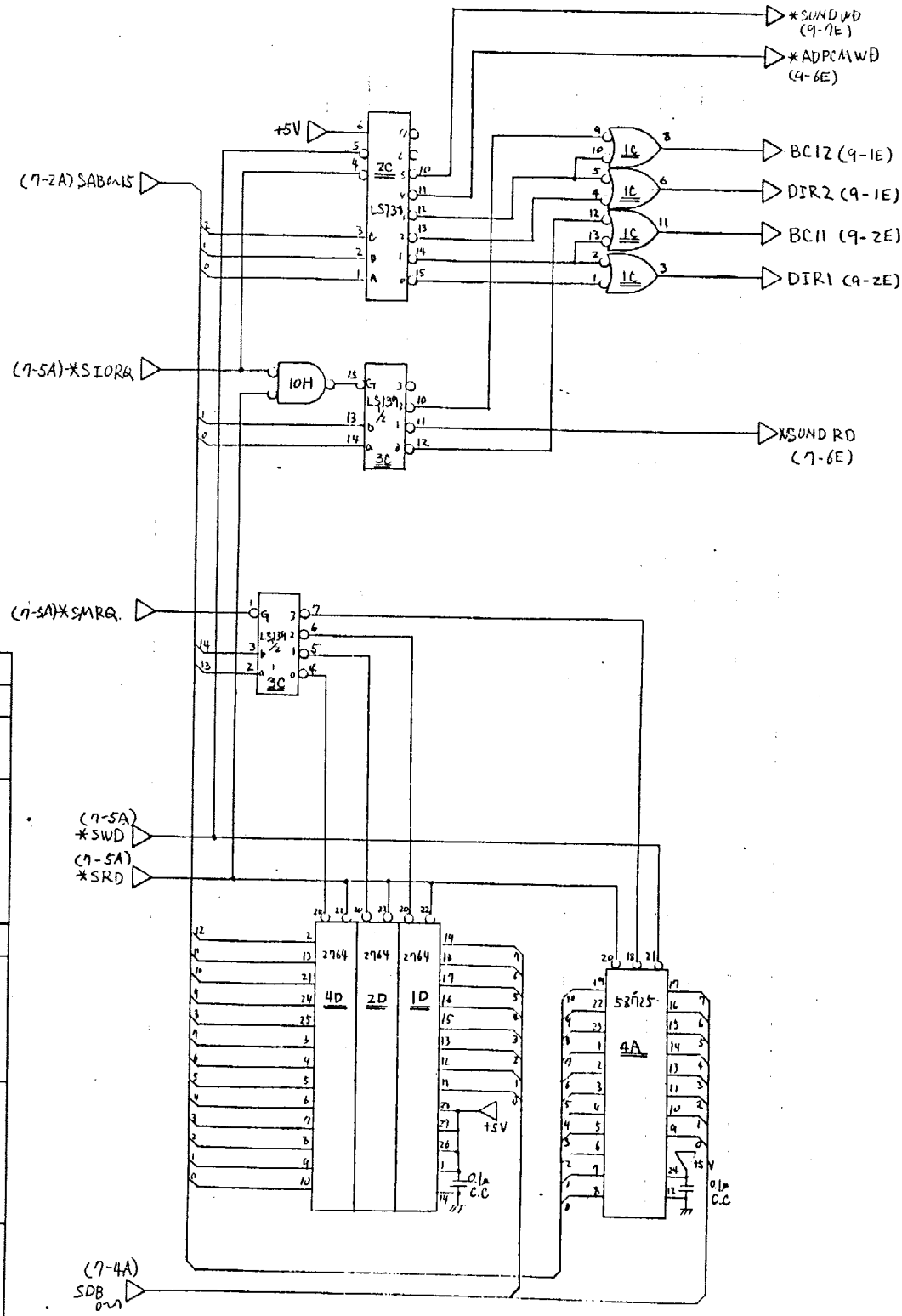
株式会社 三洋電機

回路番号	仕様, 名称



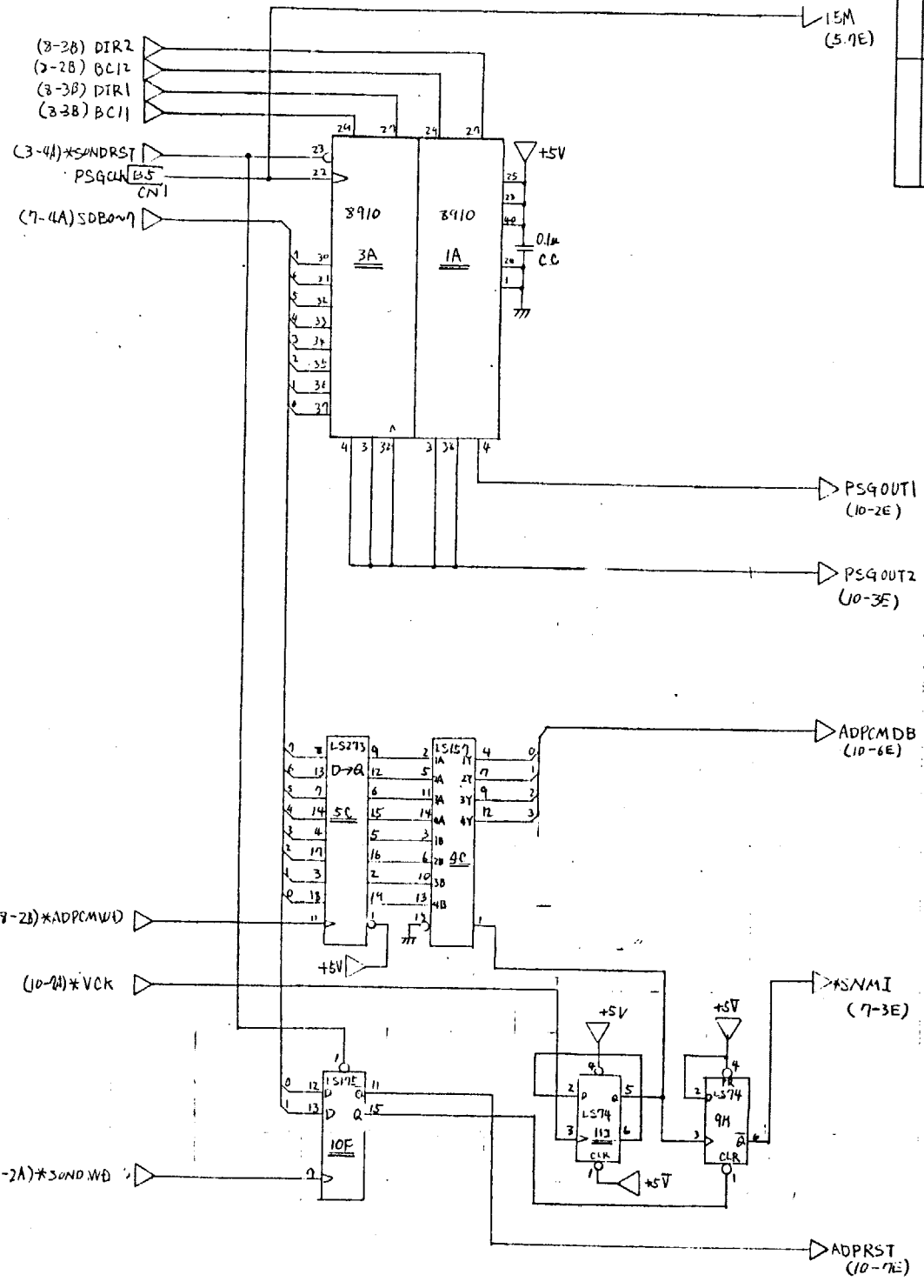
記号	担当者	年月日	改訂個所	符号	部品, 回路番号	名称	仕様, 材質
						NOI-80回路図	
						K-10805	

関連番号	仕様, 名称
------	--------



記号	担当	年月日	改訂	個所	符号	部品, 図面番号	名称	仕様, 材質
材料							NOI-80 回路図	
承認	検印							
3/27/81								
3/27/81								
担当	検印							
田川								
5/27/82								
公差	単位	mm						
図番								
K-10805								
8								
12								

関連番号 仕様名称



記事

記号/担当	年月日	改訂個所	符号	部品	図面番号	名称
材料						
承認	検印	検印	担当	単位	公差	図番
5/27/23	5/27/23	5/27/23	5/27/23	R		
NOI-80 図4						4
K-10205						12

第3角法

株式会社

関連番号
仕様名称

2

3

4

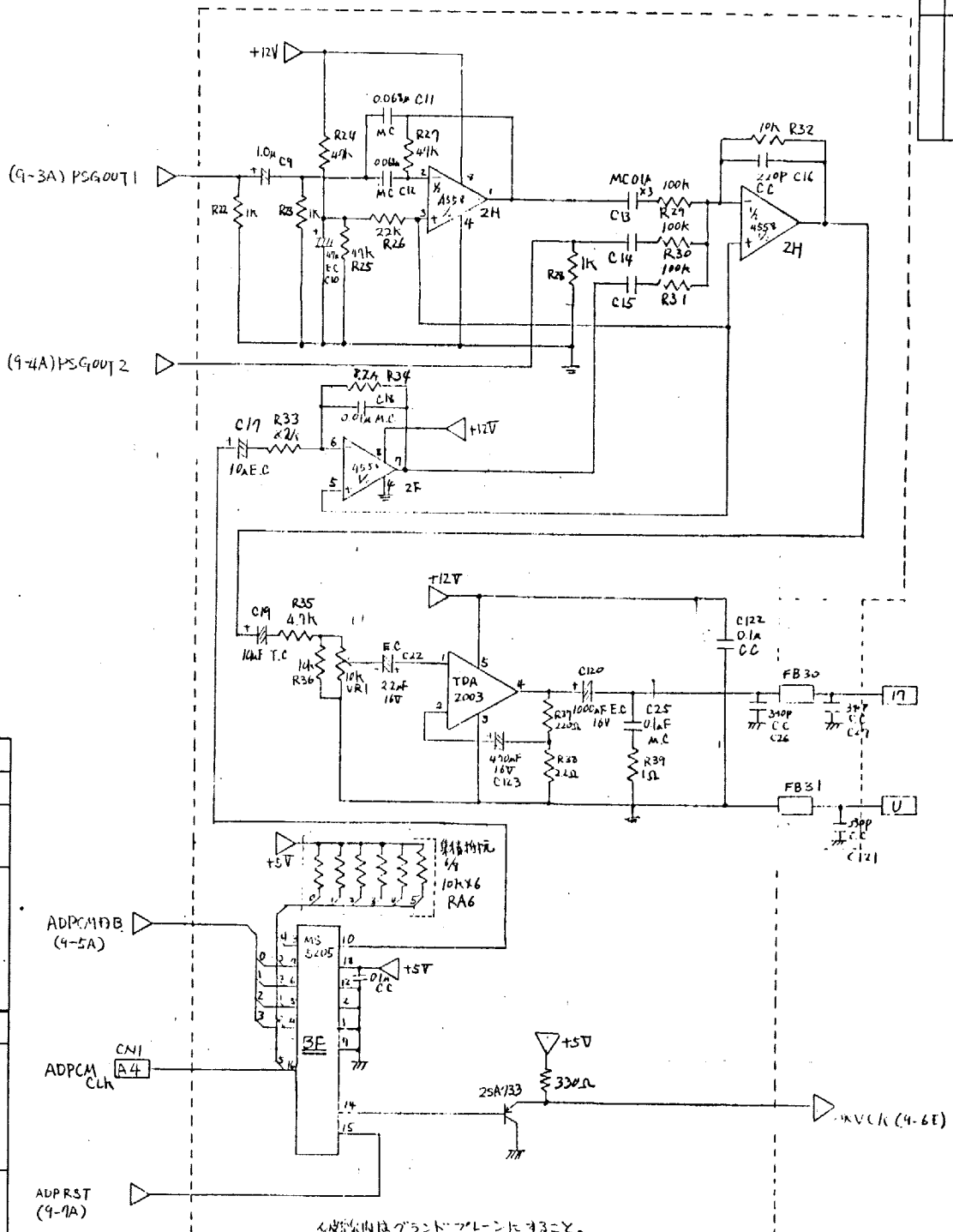
5

6

7

8

9



ADPCM1DB (9-5A)

ADPCM CLK A4

ADPRST (9-1A)

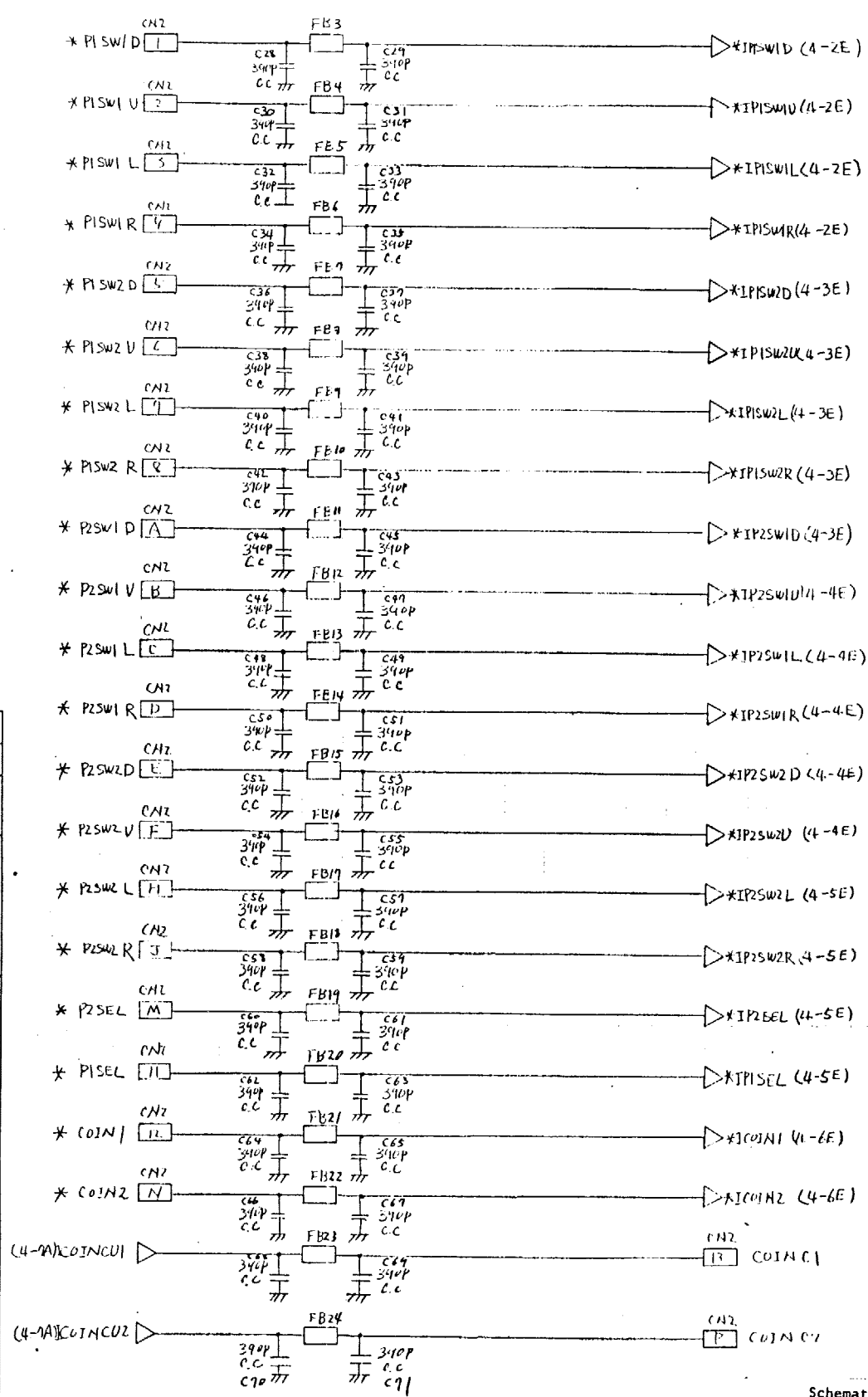
この回路はグラウンドプレーンに作ること。

第3角法

記号	材料	記号	材料	記号	材料	記号	材料
年	年	日	日	日	日	日	日
改	改	訂	訂	個	個	所	所
符	符	号	号	部	部	品	品
公	公	差	差	面	面	番	番
名	名	称	称	仕	仕	様	様
材	材	質	質				
NO1-80	NO1-80	NO1-80	NO1-80	NO1-80	NO1-80	NO1-80	NO1-80
K-10205	K-10205	K-10205	K-10205	K-10205	K-10205	K-10205	K-10205

NO1-80 PCB

開運番号	仕様、名称
------	-------



2
3
4
5
6
7
8
9

記 事

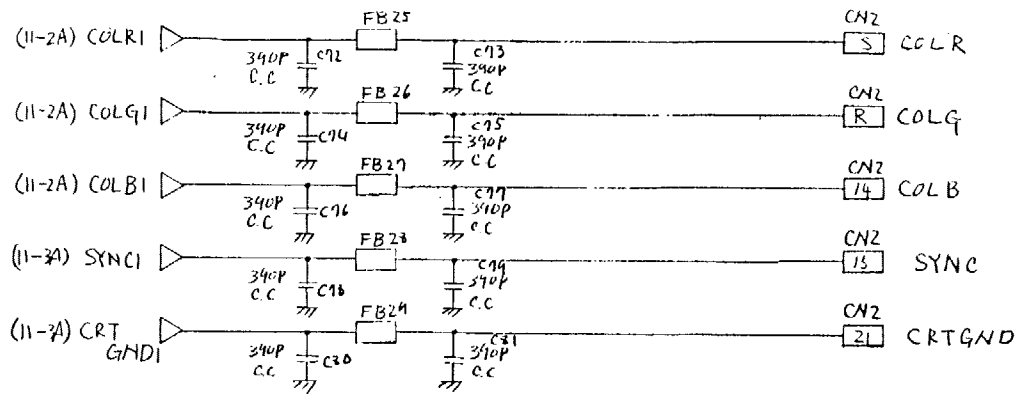
記号担当	年月日	改訂箇所	符号	部品、図面番号	名 称	仕 様、材 質
材料		処理				

承認	検閲	検閲	担当	単位	公差	名称
星野	星野	星野	星野	mm		NO1-80 PCB
5/27	5/27	5/27	5/27			K-10RG5
11	12					

第3角法

【注意】 寸法はすべてmm単位

1	関連番号	仕様, 名称
2		
3		
4		
5		
6		
7		
8		
9		

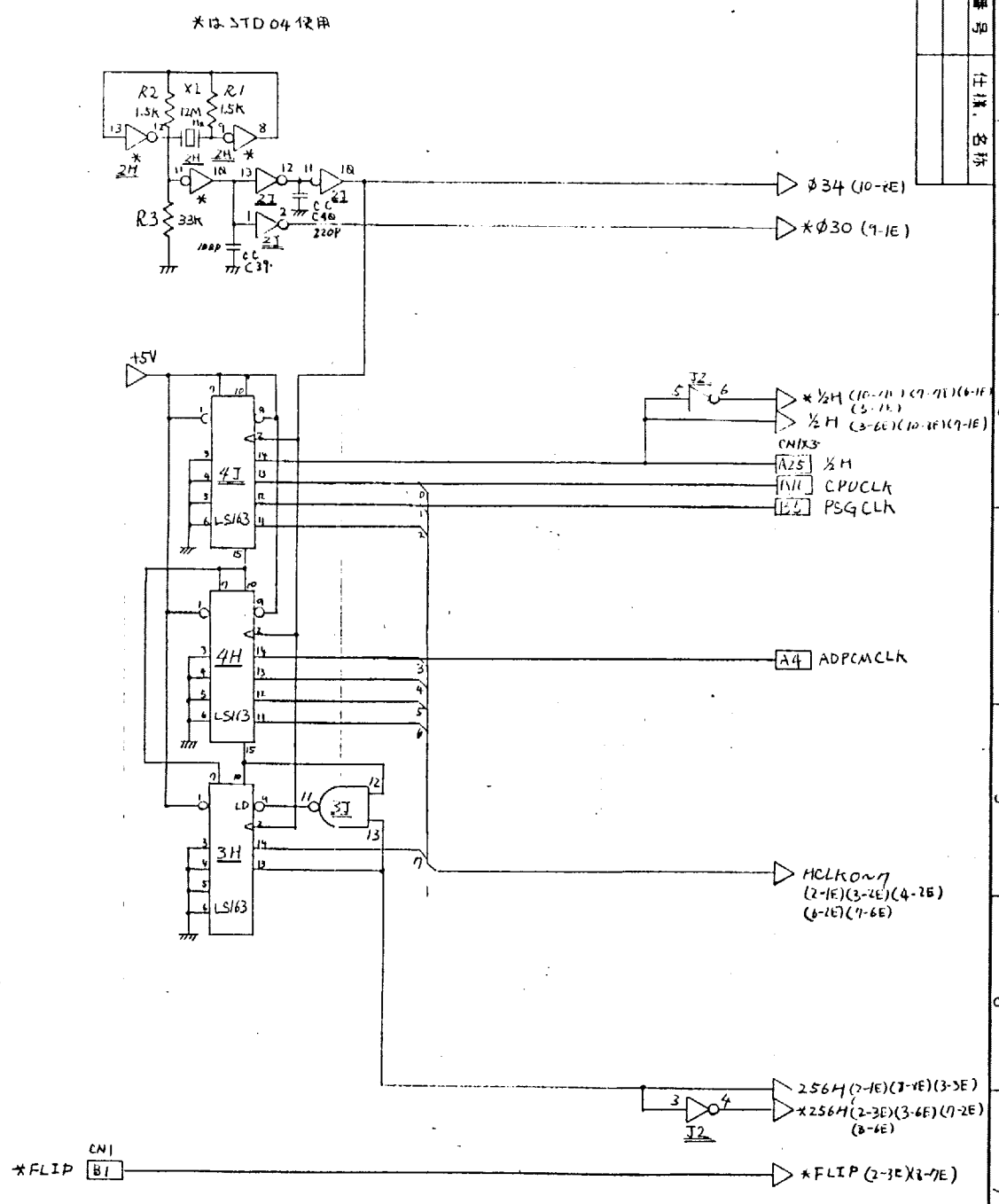


記事

材料	担当者	年月日	改訂箇所	部号	部品, 図面番号	名称	仕様, 材質
材料			処理			NO1-80	
承認 59.7.31	検印		検印 59.7.31	担当	単位 mm	公差 /	図番 K-10205
							12

Schematic Set
NO1-80 PCB.
Page 12 of 12

1	製造番号	仕様名称
2		
3		
4		
5		
6		
7		
8		
9		



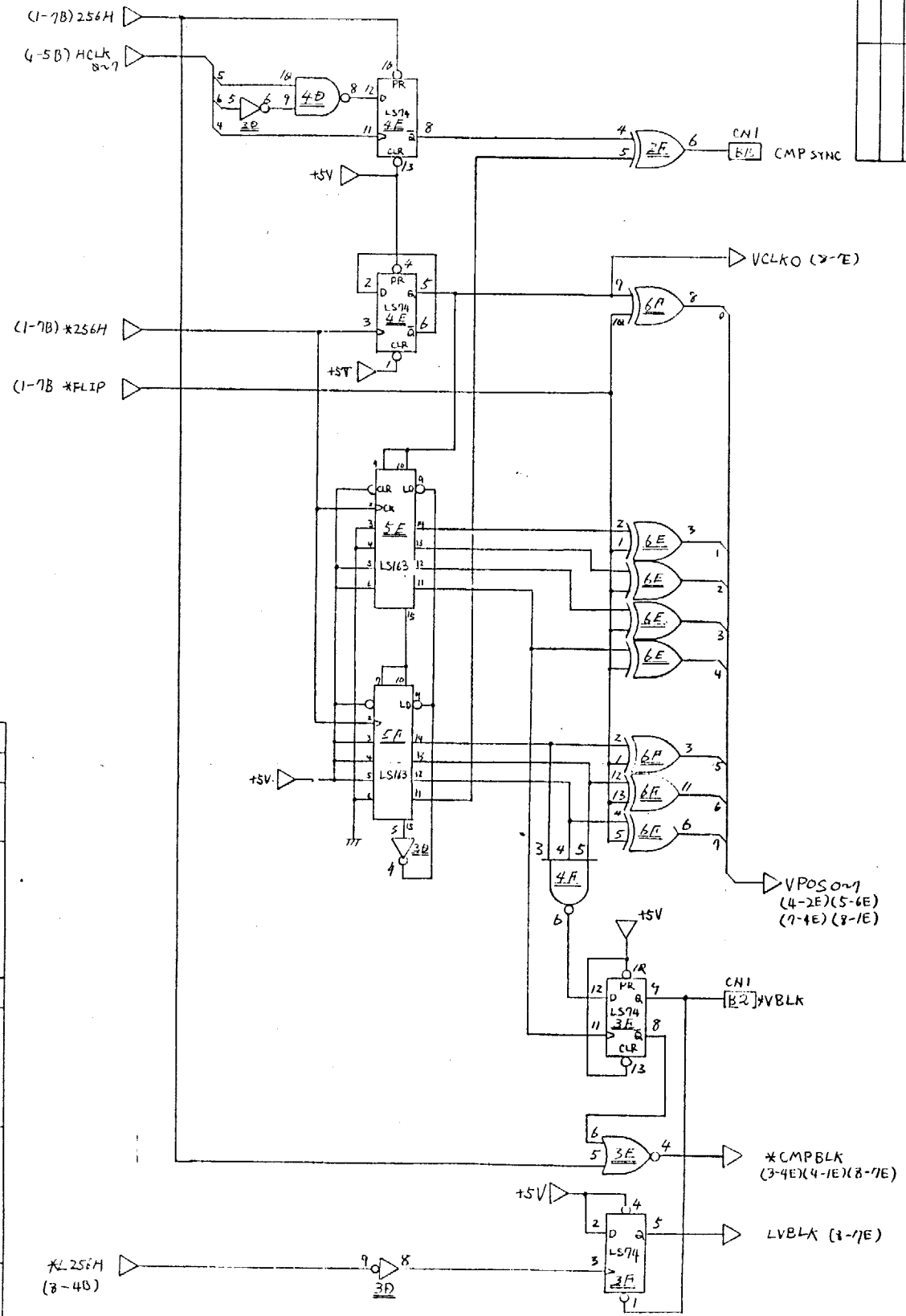
記号	材料	記号	年月日	改訂箇所	部品	図面番号	名称	仕様	材質
							NRI-80 D124		

製造	検査	承認	承認	承認	承認	承認	承認	承認	承認
西川	西川	西川	西川	西川	西川	西川	西川	西川	西川
1	1	1	1	1	1	1	1	1	1

図3 回路

11/11

回路番号	仕様名称



Schematic Set
NRI-80 PCB
Page 2 of 11

記号

記号	年月日	改訂箇所	部品	公差	図面番号	名称	仕様	材質
記号						NRI-80 回路図		

承認	検出	検出	検出	単位	公差	図番
58.7.21		58.7.31	58.7.31	mm		K-10306

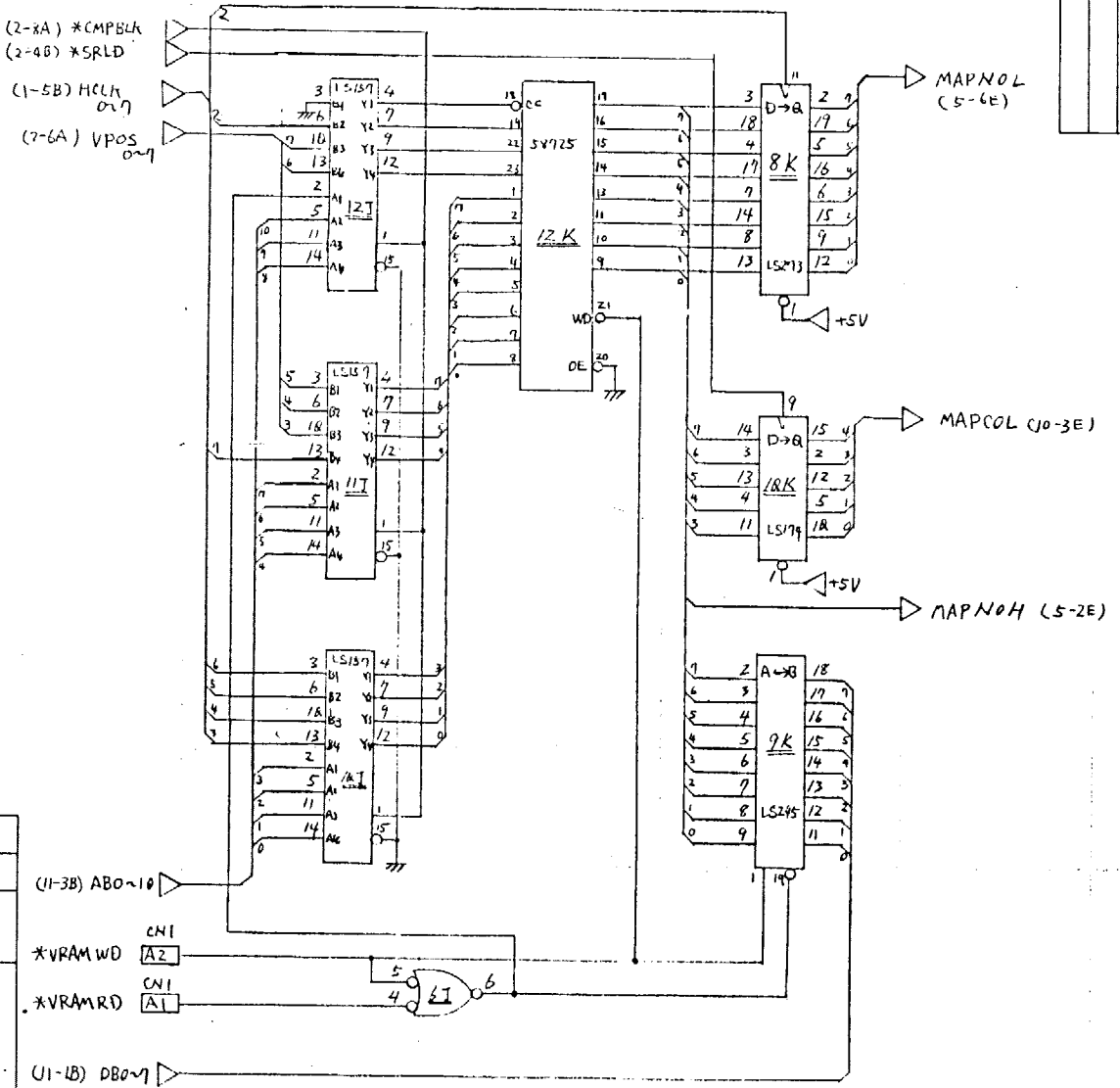
第 2 巻

11

回路番号	仕様、名称

(2-8A) *CMPBLK
 (2-4B) *SRLD
 (1-5B) HCLK
 (7-6A) VPOS

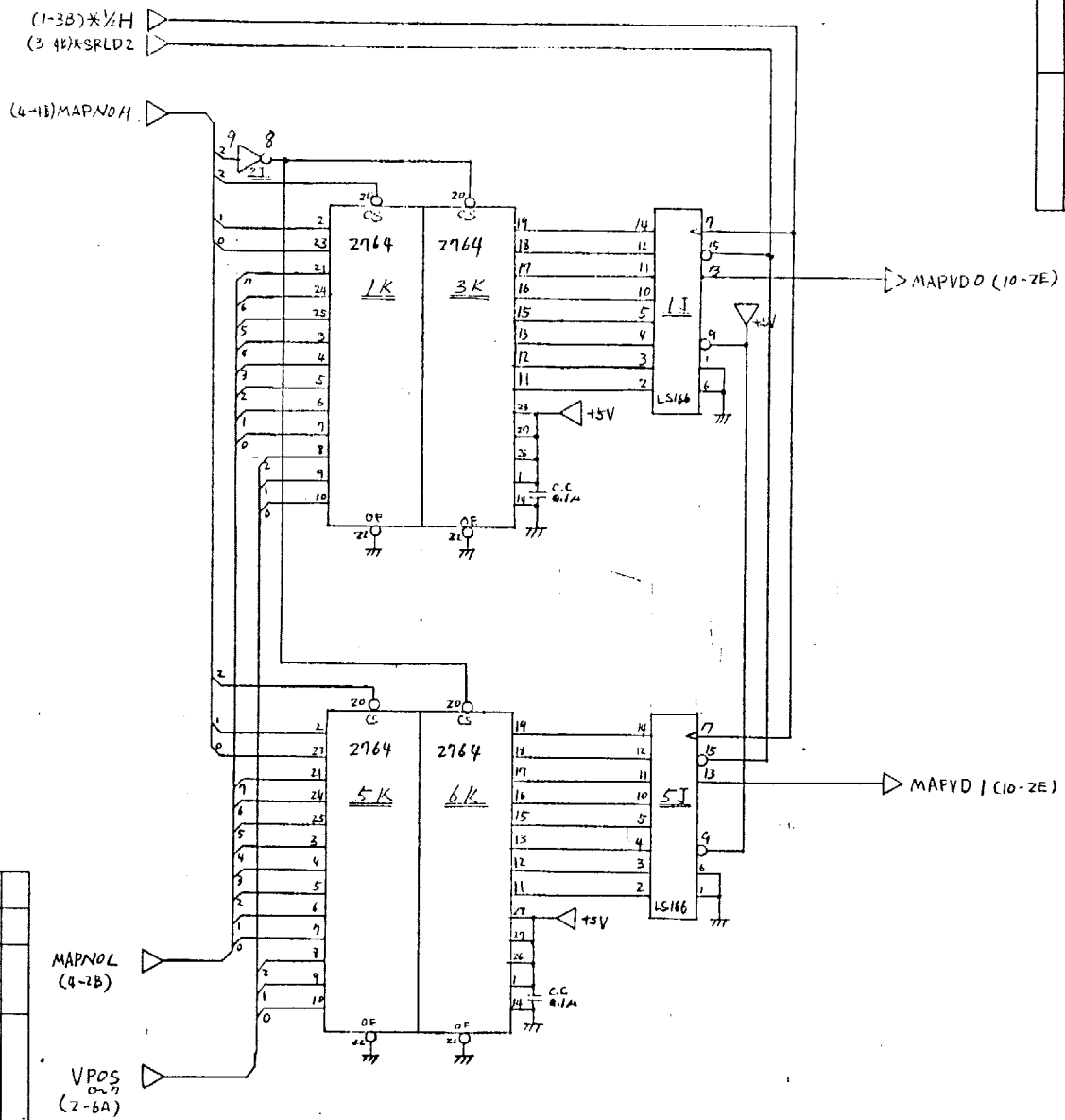
(11-3B) ABO~10
 *VRAMWD A2
 *VRAMRD A1
 (11-1B) DB0~7



記号

記号	年月日	改訂箇所	行号	部品	図面番号	名称	仕様、材質
						NRI-80回路図	
						K-10806	

関連番号	仕様, 名称



記事

記号	年月日	改訂箇所	部品	品番	名称
材料			公差		

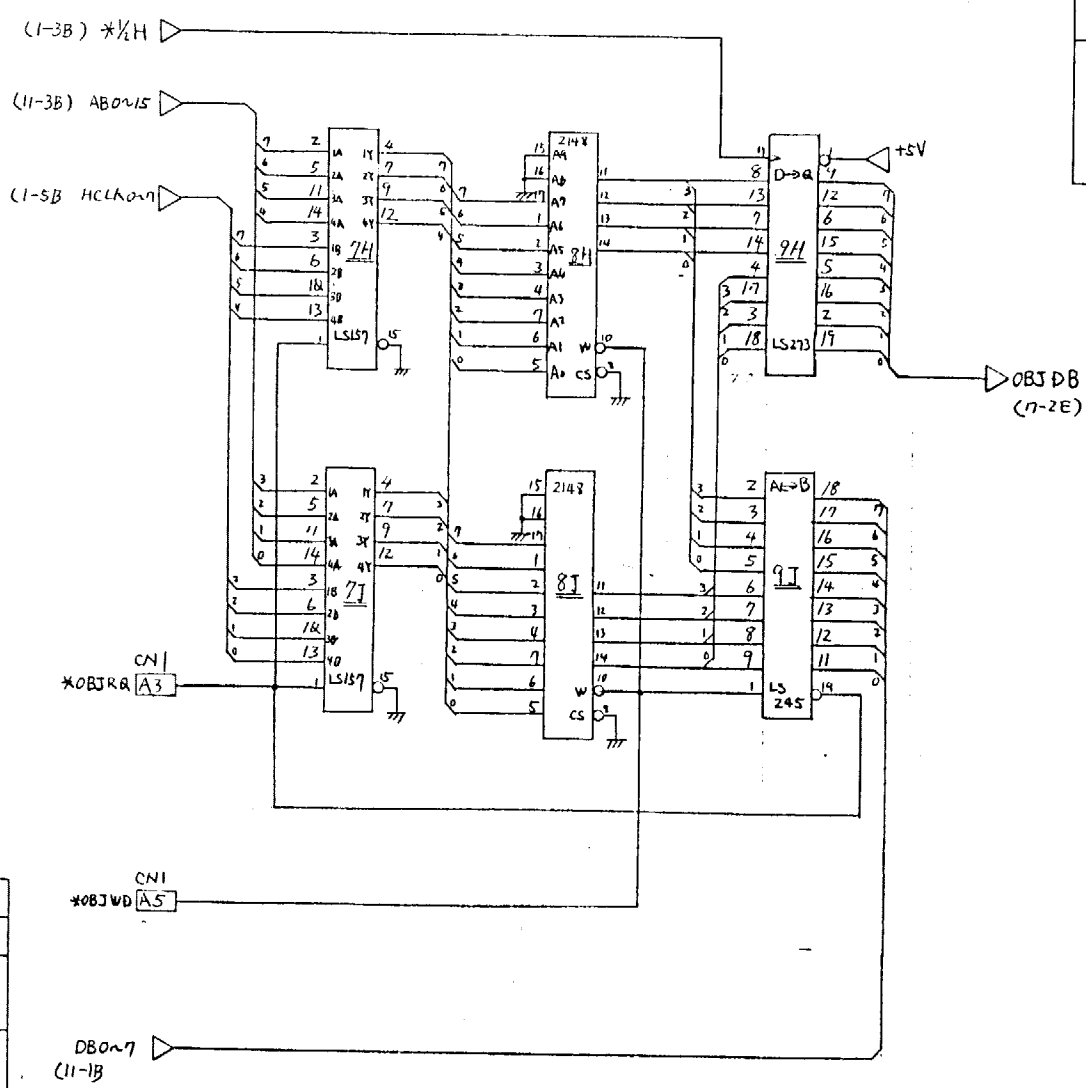
承認者	検出	担当	単位	図番

NRI-80 図番

K-10806

第3角法

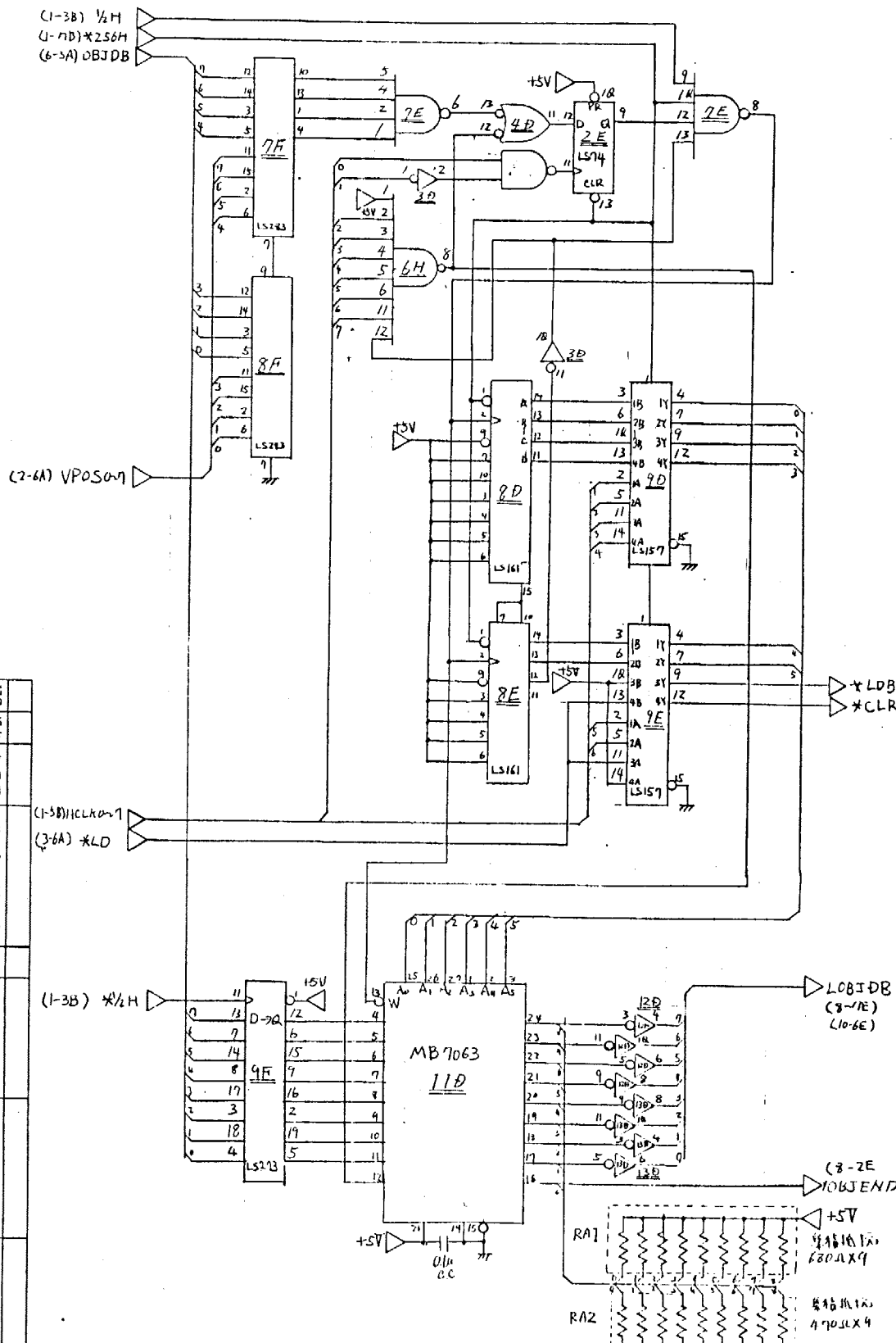
回路番号	仕様、名称



回路番号

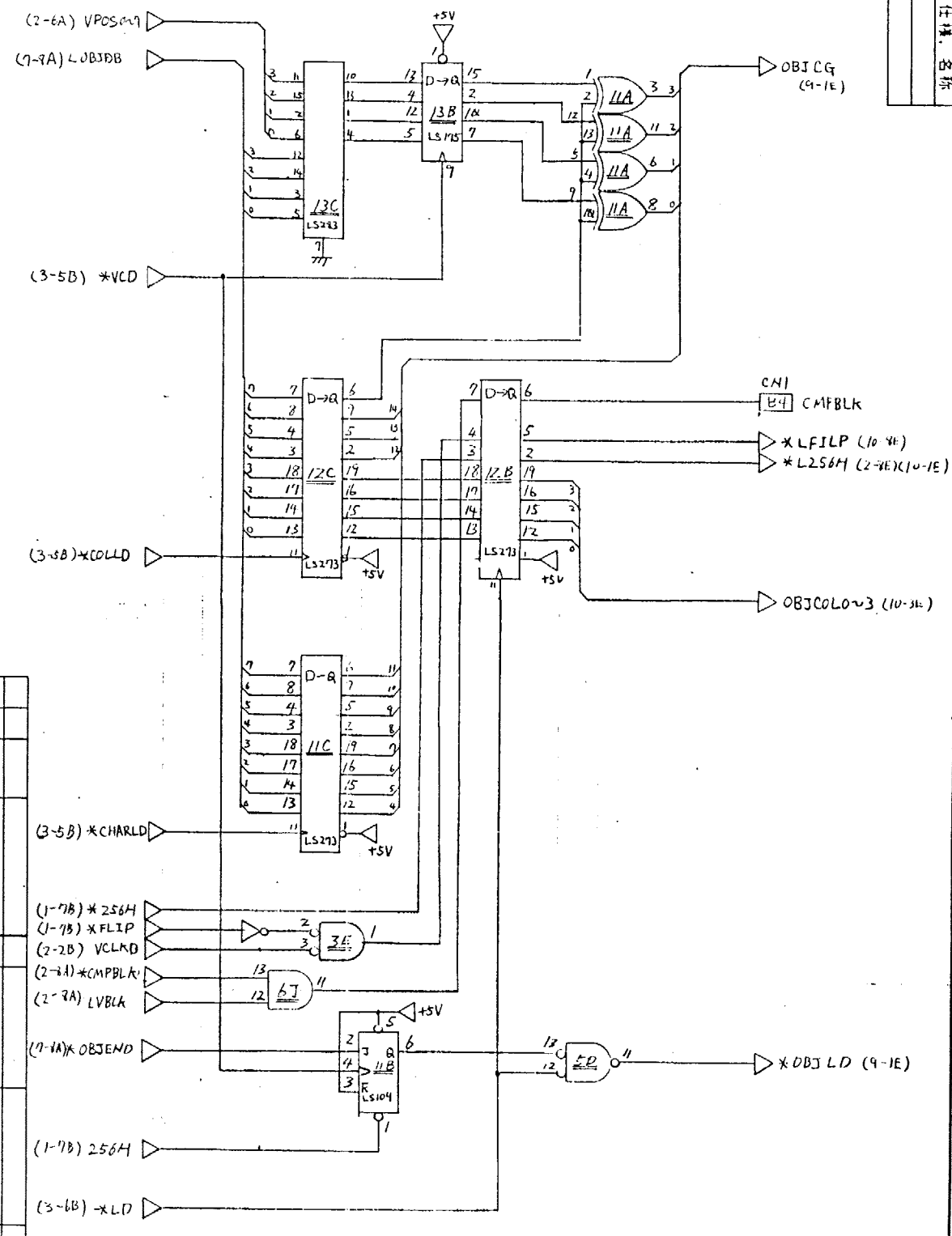
材料	年月日	改訂箇所	符号	部品、回路番号	名称	仕様、材質
					NRI-80	
					K-10806	

管理番号	仕様名称
------	------



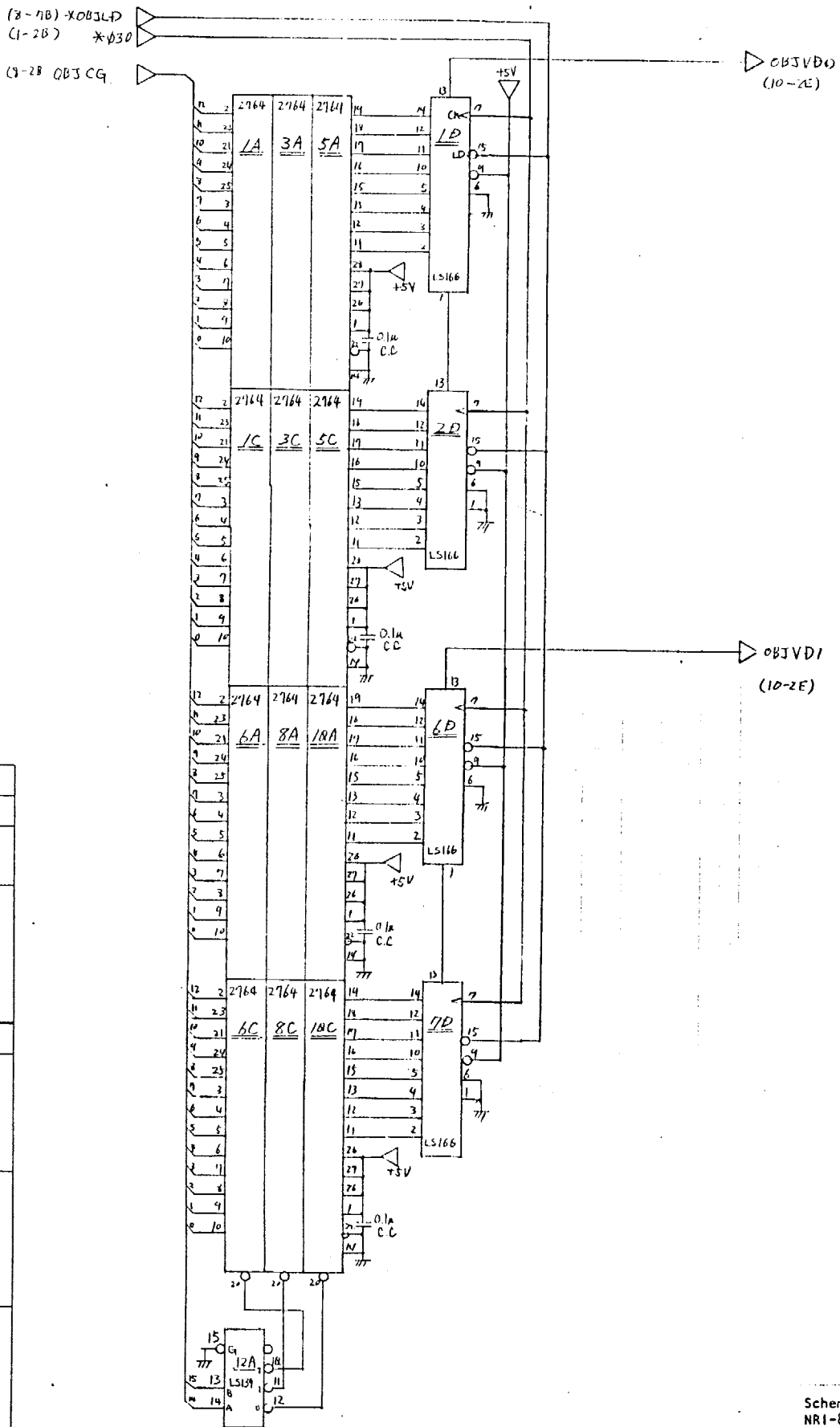
記号	年月日	改訂箇所	符号	部品	図面番号	名称	仕様	材質
承認								
作成								
検出								
担当								
尺貫								
単位								
公差								
名称	NRI-80			仕様	材質			
図番	K-10806							

圖號	機種名稱



記号	材料	年月日	改訂箇所	行号	部品、圖面番号	名稱	仕様、材質
	製造	製造	製造	製造	製造	製造	製造
11	11	11	11	11	11	11	11

開運番号	仕様、名称
------	-------

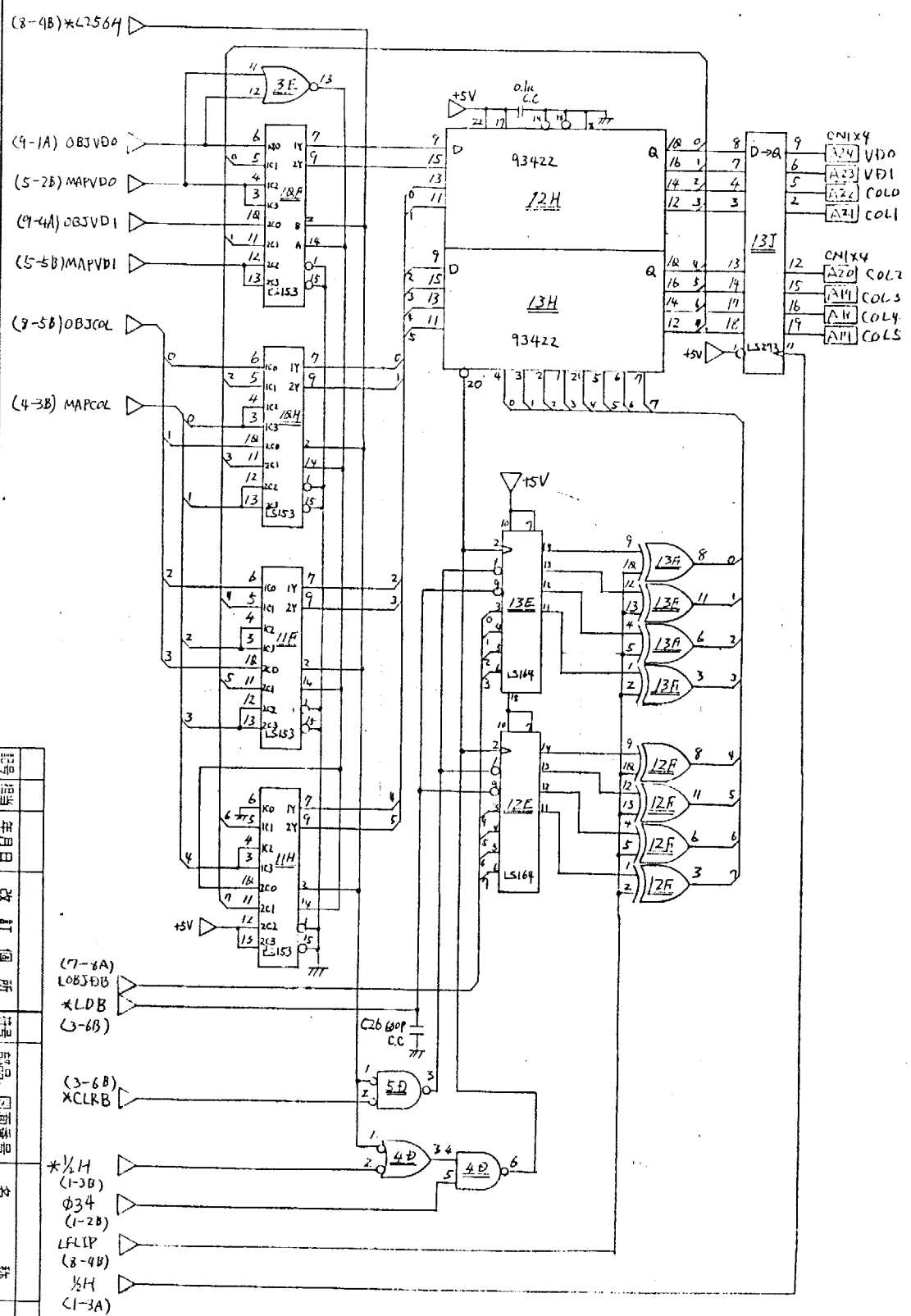


記号 (Symbol) 年月日 (Date) 改訂 (Revision) 部品番号 (Part No.) 公差 (Tolerance) 名称 (Name) 仕様、材質 (Spec, Material)

材料 (Material)	記号 (Symbol)	年月日 (Date)	改訂 (Revision)	部品番号 (Part No.)	公差 (Tolerance)	名称 (Name)	仕様、材質 (Spec, Material)
5473						NRI-80	
						K-10806	

第3角法 (Third Angle Projection)

1	位置	名称
2		
3		
4		
5		
6		
7		
8		
9		

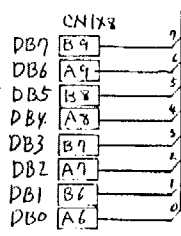


Schematic Set
NRI-80 PCB
Page 10 of 11

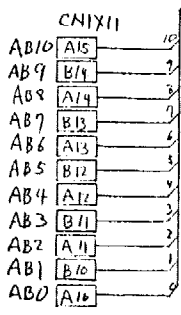
设计者

设计者	星野
校阅	
校阅	
担当	西川
尺寸	151.7x23
材料	
記号	
担当	
年月日	
改訂	
箇所	
符号	
部品	
画面番号	
公差	
名称	NRI-80
仕様	
材質	
寸法	K-10806
10	
11	

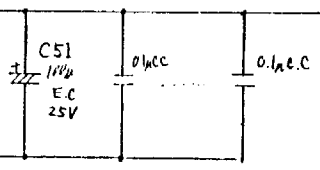
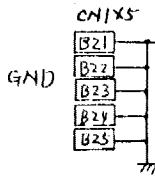
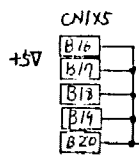
関連番号	仕様、名称



DB0~7 (4-6E)(6-2E)



AB0~10 (4-5E)(6-2E)



* B22, B23は各行列毎。

記事	記号	担当者	年月日	改訂	個所	符号	部品	図面番号	名称
	材料	年月日	改訂	個所	符号	部品	図面番号	名称	

承認者	検出	検出	担当	単位	図番
59.7.31		59.7.31	50.7.28	川	NRI-80
					K-10766

第3角法

株式会社